

# SVA701

6U VME CPU Module



Core™

VMEbus

i3-1115GRE

## ■ 第11世代Intel® Core™プロセッサ (Tiger Lake UP3)

- ◆ ECC (In-Band) 対応
- ◆ 1000base-T x2ch, COM x1ch, USB 3.2 x1ch
- ◆ PMC/XMC slot 装備、機能拡張可能

## ■ 組み込みシステム要件を実装

- ◆ Embedded指定部品による長期供給
- ◆ シングルSlot幅 & ディスクレス
- ◆ +5V単一電源動作
- ◆ バッテリレス運用可能

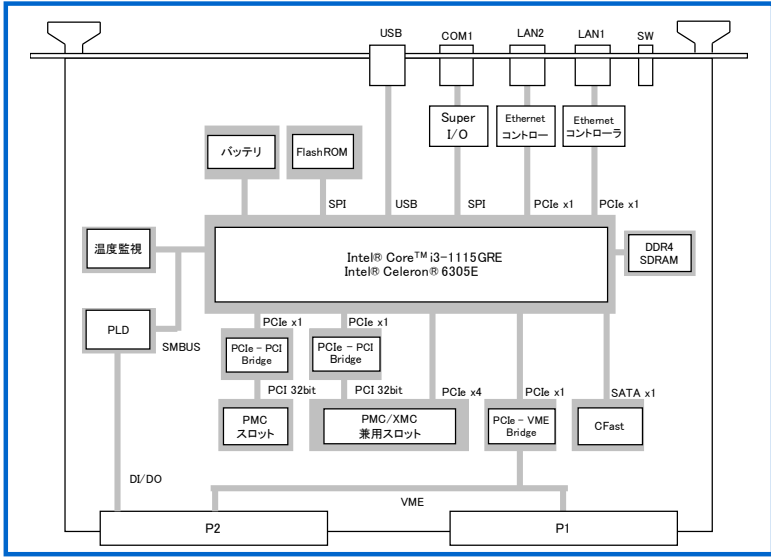
## ■ 自社開発／国内生産

- ◆ 安心の国産品質と迅速・柔軟な技術サポート
- ◆ VME busアクセス用ソフトウェアも用意 (VxWorks, Linux)
- ◆ 少量Lot・短期間のカスタマイズ開発が可能

# SVA701 (仕様一覧)

項目	仕様
CPU	Intel® Core™ i3-1115GRE (2C4T/2.20GHz) Intel® Celeron® 6305E (2C2T/1.80GHz)
DRAM	DDR4-3200 標準8GB, 最大16GB, ECC(In-Band)対応 ※ ECC (In-Band) はCore i3モデルのみ対応
システムBIOS	Insyde BIOS
リアルタイムクロック	CPU内蔵RTCチップ (コイン電池寿命:約3年(25°C、電源断状態))
Flash Disk	CFast Type- I , II ソケット
Gigabit Ethernet	LAN1/2: 100Base-Tx, 1000Base-T Full Duplex 対応 2ch
USB I/F	USB3.2 1ch
シリアルポート	UART 16C550コンパチブル 1ch(RJ-45)
GPIO	入力4ch, 出力4ch(P2出力)
VMEbus I/F	PCIe/VME Bridge(FPGA) アドレス幅: A32/A24/A16 データ幅: D64/D32/D16/D08(EO)、 D64BLT(MBLT)/D32BLT Swap function: Big/little endian Block transfer and full system controller functions
バックプレーンP1	VME Bus Rev. C.1に準拠
バックプレーンP2	同上 (B列VME拡張Bus, A/C列DI/DOまたはPMC J4へ接続)
PMC / XMC slot	PMC: 2slot(1slotはXMCと兼用) (32bit/66MHz, V/I/O=5Vまたは3.3V, スイッチ切替) XMC: 1slot
RAS機能	Watch Dog Timer, 停電検出, CPU温度監視
電源	+5V, 4A Typ.
外形寸法	VME 6U シングルスロットサイズ 233.4mm(W) × 160mm(D) × 20mm(H)
動作環境	動作温度: 標準仕様 0°C~50°C(強制空冷1m/s以上)  温度拡張 -20°C~65°C(強制空冷1m/s以上) -20°C~70°C(強制空冷2m/s以上)  動作湿度: 10~90 [%RH] (結露のないこと) 保存温度: -40°C~85°C 保存湿度: 10~90 [%RH] (結露のないこと)

## ブロック図



## オプションまたはオーダーリングナンバーなど

項目	仕様

Intel, Intel CoreはIntel Corporationの登録商標または商標です。  
その他の固有名詞は各社の登録商標または商標です。



サンリットオートメーション ホームページ  
<https://www.sanritz.co.jp/>

お問い合わせ  
**042-728-6123**

**サンリットオートメーション株式会社**

IEC事業推進部 〒194-0045 東京都町田市南成瀬4-21-9  
 TEL.042-728-6123 FAX.042-729-5775  
 E-mail: sanritz.info@sanritz.co.jp

カタログコード: SVA701CJ1(2023.11.20)

●パンフレットに記載の事項は予告なく変更する場合がございますので、予めご了承下さい。