

ウェイクアップタイマICは、定期的にシステムをウェイクアップすることでシステムの間欠動作を可能とします。

S-35710Mは、タイマ値と内部レジスタに書き込みした値を比較し、値が一致したときにウェイクアップ信号 (割り込み信号) を出力します。

S-35710Mのタイマは、24ビットのバイナリアップカウンタです。

ユーザは、2ワイヤシリアルインタフェースを介し、内部レジスタのデータ値を自由に設定できます。したがって、ウェイクアップ信号 (割り込み信号) 発生までの時間を自由に設定可能です。

S-35710Mは水晶振動子を内蔵しているため、ICと水晶振動子のマッチング評価が不要です。また、外付け部品点数を削減することも可能です。

■ 特長

- ・ 32.768 kHz水晶振動子内蔵
- ・ ウェイクアップ機能 (アラーム割り込み機能) : 1秒 ~ 194日 (およそ半年) まで1秒単位で設定可能
- ・ 低消費電流 : 0.25 μ A typ. ($V_{DD} = 3.0$ V、 $T_a = +25^\circ\text{C}$)
- ・ 広動作電圧範囲 : 1.8 V ~ 5.5 V
- ・ 2ワイヤ (I^2C -bus) によるCPUインタフェース
- ・ 動作温度範囲 : $T_a = -40^\circ\text{C} \sim +85^\circ\text{C}$
- ・ 鉛フリー (Sn 100%)、ハロゲンフリー

■ 用途

- ・ IoT通信機器
- ・ 監視機器
- ・ セキュリティ機器
- ・ 電池駆動システム
- ・ エナジーハーベスティングシステム

■ パッケージ

- ・ HSOP-8Q

■ ブロック図

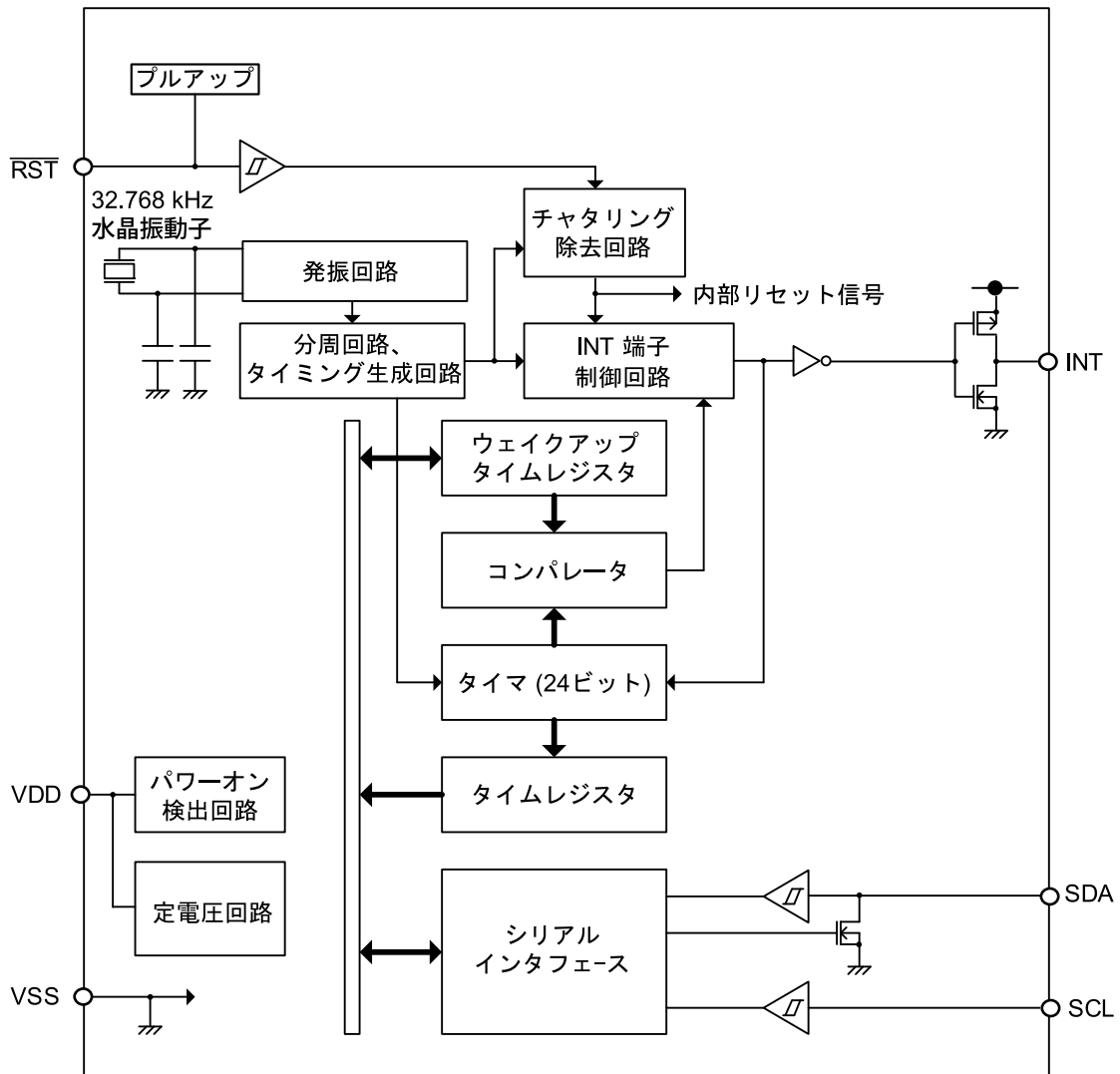
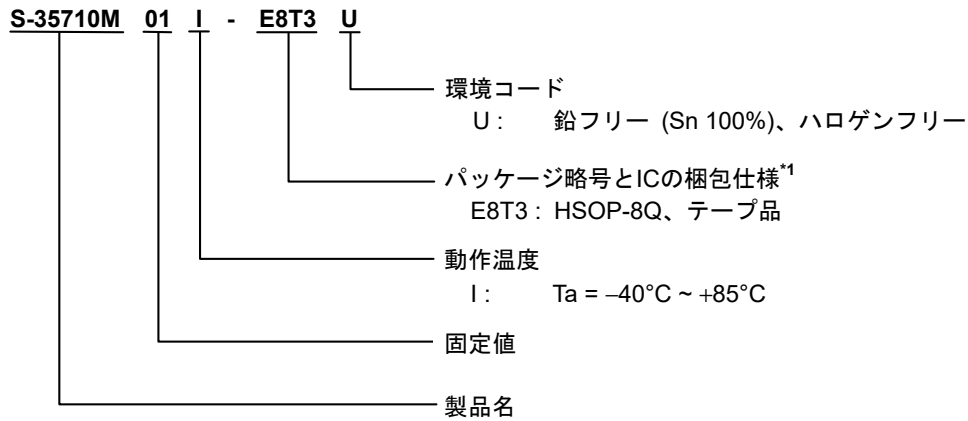


図1

■ 品目コードの構成

1. 製品名



*1. テープ図面を参照してください。

2. パッケージ

表1 パッケージ図面コード

パッケージ名	外形寸法図面	テープ図面	リール図面	ランド図面
HSOP-8Q	FU008-A-P-SD	FU008-A-C-SD	FU008-A-R-SD	FU008-A-L-SD

■ ピン配置図

1. HSOP-8Q

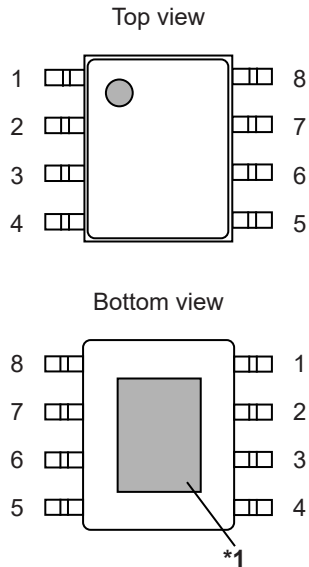


表2 端子一覧

端子番号	端子記号	端子内容	I/O	端子構成
1	SCL	シリアルクロック 入力端子	入力	CMOS入力
2	VDD	正電源端子	-	-
3	$\overline{\text{RST}}$	リセット信号入力端子	入力	CMOS入力 (プルアップ抵抗あり)
4	NC*2	無接続	-	-
5	NC*2	無接続	-	-
6	VSS	GND端子	-	-
7	INT	割り込み信号出力端子	出力	CMOS出力
8	SDA	シリアルデータ 入出力端子	双方向	Nchオープンドレイン出力、 CMOS入力

図2

- *1. 網掛け部分の裏面放熱板は、基板に接続し電位をGNDとしてください。
ただし、電極としての機能には使用しないでください。
- *2. NCは電氣的にオープンを示します。
そのため、オープンのままか、VDD端子またはVSS端子に接続しても問題ありません。

注意 パッケージの裏面には配線を通さないでください。

■ 各端子の機能説明

1. SDA (シリアルデータ入出力) 端子

I²C-busインタフェースのデータ入出力端子です。SCL端子のクロックパルスに同期して、SDA端子はデータの入出力を行います。この端子はCMOS入力とNchオープンドレイン出力で構成されています。通常、SDA端子は抵抗でV_{DD}電位にプルアップし、ほかのオープンドレイン出力、あるいはオープンコレクタ出力のデバイスとワイヤードオア接続して使用します。

2. SCL (シリアルクロック入力) 端子

I²C-busインタフェースのクロック入力端子です。このクロックパルスに同期してSDA端子はデータの入出力を行います。

3. $\overline{\text{RST}}$ (リセット信号入力) 端子

リセット信号を入力する端子です。 $\overline{\text{RST}}$ 端子に "L" を入力したときタイマはリセットされ、"H" を入力したときタイマは動作を開始します。 $\overline{\text{RST}}$ 端子はチャタリング除去回路を内蔵しています。チャタリング除去回路については、"**■ RST端子**" を参照してください。

なお、 $\overline{\text{RST}}$ 端子にはプルアップ抵抗が付いています。

4. INT (割り込み信号出力) 端子

割り込み信号を出力する端子です。ウェイクアップタイムレジスタに書き込みした時間になると割り込み信号を出力します。割り込み信号出力の動作については、"**■ INT端子割り込み信号出力**" を参照してください。

なお、INT端子の出力形態はCMOS出力です。

5. VDD (正電源) 端子

正電源に接続してください。印加電圧値については、"**■ 推奨動作条件**" を参照してください。

6. VSS端子

GNDに接続してください。

■ 端子の等価回路

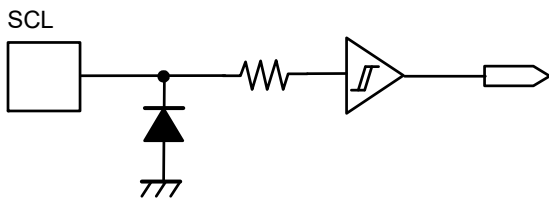


図3 SCL端子

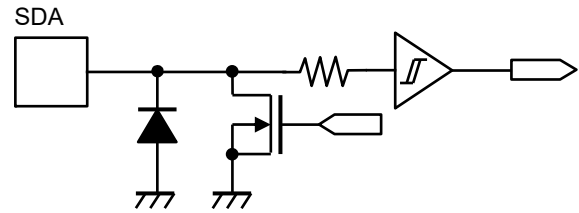


図4 SDA端子

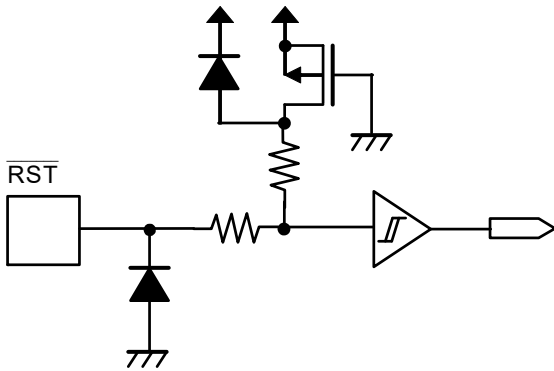


図5 $\overline{\text{RST}}$ 端子

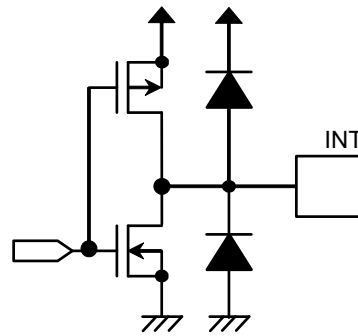


図6 INT端子

■ 絶対最大定格

表3

項目	記号	適用端子	絶対最大定格	単位
電源電圧	V _{DD}	–	V _{SS} – 0.3 ~ V _{SS} + 6.5	V
入力電圧	V _{IN}	SDA, SCL	V _{SS} – 0.3 ~ V _{SS} + 6.5	V
		RST	V _{SS} – 0.3 ~ V _{DD} + 0.3 ≤ V _{SS} + 6.5	V
出力電圧	V _{OUT}	SDA	V _{SS} – 0.3 ~ V _{SS} + 6.5	V
		INT	V _{SS} – 0.3 ~ V _{DD} + 0.3 ≤ V _{SS} + 6.5	V
動作周囲温度*1	T _{opr}	–	–40 ~ +85	°C
保存温度	T _{stg}	–	–55 ~ +125	°C

*1. 結露や霜がない状態です。結露や霜は、端子間を短絡させるため誤動作の要因となります。

注意 絶対最大定格とは、どのような条件下でも越えてはならない定格値です。万一この定格値を越えると、製品の劣化などの物理的な損傷を与える可能性があります。

■ 推奨動作条件

表4

(V_{SS} = 0 V)

項目	記号	条件	Min.	Typ.	Max.	単位
動作電源電圧	V _{DD}	Ta = –40°C ~ +85°C	1.8	–	5.5	V

■ 発振特性

表5

(特記なき場合 : Ta = +25°C, V_{DD} = 3.0 V, V_{SS} = 0 V)

項目	記号	条件	Min.	Typ.	Max.	単位
発振開始電圧	V _{STA}	10秒以内	1.8	–	5.5	V
発振開始時間	t _{STA}	–	–	–	1	s
周波数偏差	Δf/f	Ta = –40°C ~ +85°C	–1	–	+1	%

■ DC電気的特性

表6

(特記なき場合 : Ta = -40°C ~ +85°C, V_{SS} = 0 V)

項目	記号	適用端子	条件	Min.	Typ.	Max.	単位
消費電流1	I _{DD1}	-	V _{DD} = 3.0 V, 非通信時, RST 端子 = V _{DD} , INT 端子 = 無負荷	-	0.25	0.5	μA
消費電流2	I _{DD2}	-	V _{DD} = 3.0 V, f _{SCL} = 1 MHz, 通信時, RST 端子 = V _{DD} , INT 端子 = 無負荷	-	170	300	μA
高レベル入力リーク電流	I _{IZH}	SDA, SCL, RST	V _{IN} = V _{DD}	-0.5	-	0.5	μA
低レベル入力リーク電流	I _{IZL}	SDA, SCL	V _{IN} = V _{SS}	-0.5	-	0.5	μA
高レベル出力リーク電流	I _{OZH}	SDA	V _{OUT} = V _{DD}	-0.5	-	0.5	μA
低レベル出力リーク電流	I _{OZL}	SDA	V _{OUT} = V _{SS}	-0.5	-	0.5	μA
高レベル入力電圧	V _{IH}	SDA, SCL, RST	-	0.7 × V _{DD}	-	V _{SS} + 5.5	V
低レベル入力電圧	V _{IL}	SDA, SCL, RST	-	V _{SS} - 0.3	-	0.3 × V _{DD}	V
高レベル出力電圧	V _{OH}	INT	I _{OH} = -0.4 mA	0.8 × V _{DD}	-	-	V
低レベル出力電圧	V _{OL}	SDA, INT	I _{OL} = 2.0 mA	-	-	0.4	V
低レベル入力電流	I _{IL}	RST	V _{DD} = 3.0 V, V _{IN} = V _{SS}	-100	-30	-5	μA

■ AC電気的特性

表7 測定条件

入力パルス電圧	$V_{IH} = 0.8 \times V_{DD}, V_{IL} = 0.2 \times V_{DD}$
入力パルス立ち上がり / 立ち下がり時間	20 ns
出力判定電圧	$V_{OH} = 0.7 \times V_{DD}, V_{OL} = 0.3 \times V_{DD}$
出力負荷	100 pF

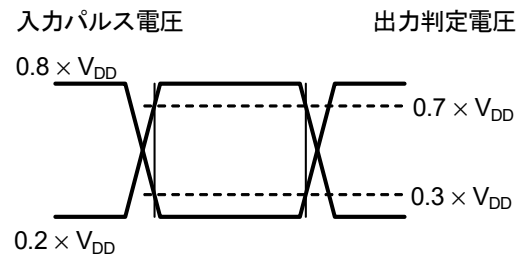


図7 AC測定入出力波形

表8 AC電気的特性

($T_a = -40^{\circ}\text{C} \sim +85^{\circ}\text{C}$)

項目	記号	$V_{DD} = 1.8\text{ V} \sim 2.5\text{ V}$		$V_{DD} = 2.5\text{ V} \sim 5.5\text{ V}$		単位
		Min.	Max.	Min.	Max.	
SCLクロック周波数	f_{SCL}	0	400	0	1000	kHz
SCLクロック "L" 時間	t_{LOW}	1.3	—	0.4	—	μs
SCLクロック "H" 時間	t_{HIGH}	0.6	—	0.3	—	μs
SDA出力遅延時間*1	t_{AA}	—	0.9	—	0.5	μs
スタートコンディションセットアップ時間	$t_{SU.STA}$	0.6	—	0.25	—	μs
スタートコンディションホールド時間	$t_{HD.STA}$	0.6	—	0.25	—	μs
データ入力セットアップ時間	$t_{SU.DAT}$	100	—	80	—	ns
データ入力ホールド時間	$t_{HD.DAT}$	0	—	0	—	ns
ストップコンディションセットアップ時間	$t_{SU.STO}$	0.6	—	0.25	—	μs
SCL, SDA立ち上がり時間	t_R	—	0.3	—	0.3	μs
SCL, SDA立ち下がり時間	t_F	—	0.3	—	0.3	μs
バス開放時間	t_{BUF}	1.3	—	0.5	—	μs
ノイズサプレッション時間	t_i	—	50	—	50	ns

*1. SDA出力遅延時間は、SDA端子の出力形態がNchオーブンドレイン出力のため、IC外部の負荷抵抗値、負荷容量値により決まります。出力負荷の関係を図9に示します。

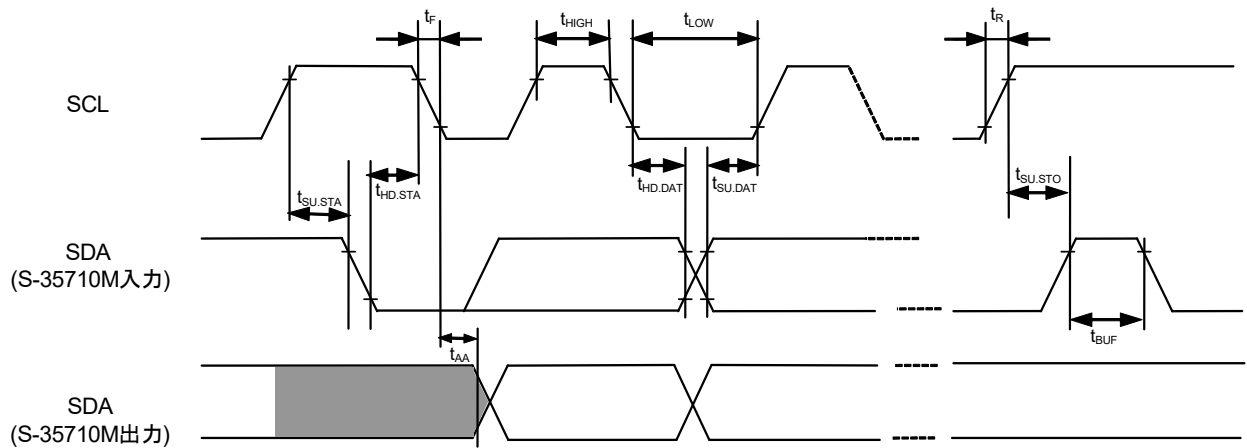


図8 バスタイミング

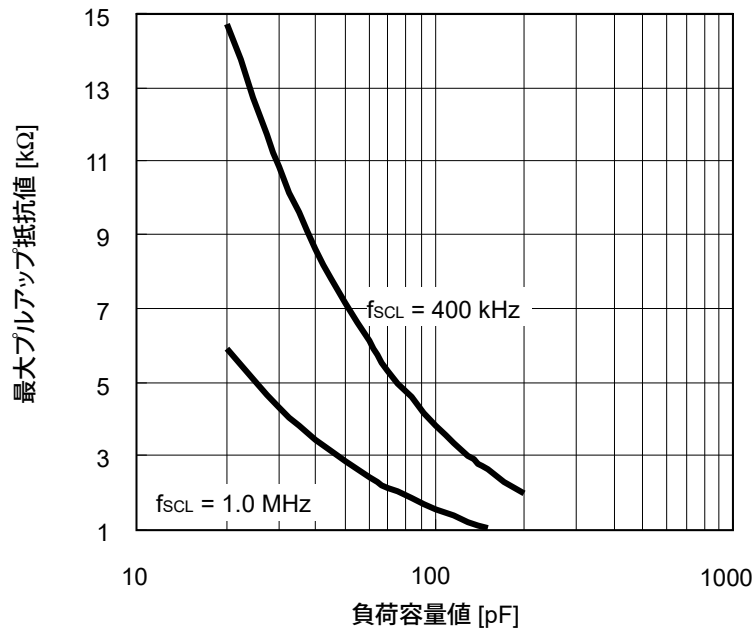


図9 出力負荷

■ INT端子割り込み信号出力

RST端子が "L" から "H" に変化した後タイマは動作を開始し、タイマ値とウェイクアップタイムレジスタに書き込みした値が一致したときに、INT端子は "H" レベルを出力します。INT端子が "H" レベルを出力しているときタイマは停止し、タイマ値を保持します。

タイマは、RST端子に "L" を入力することでリセットされます。その後、RST端子に "H" を入力するとINT端子は "L" になり、タイマはカウントアップ動作を再開します。

1. ライトモード

カウントアップ動作中にウェイクアップタイムレジスタへ書き込みを行うと、タイマをリセットした後カウントアップ動作を再開します。この動作を "ライトモード" と呼びます。

タイマ値とウェイクアップタイムレジスタに書き込みした値が一致する前にRST端子に "L" を入力すると、タイマはリセットされます。

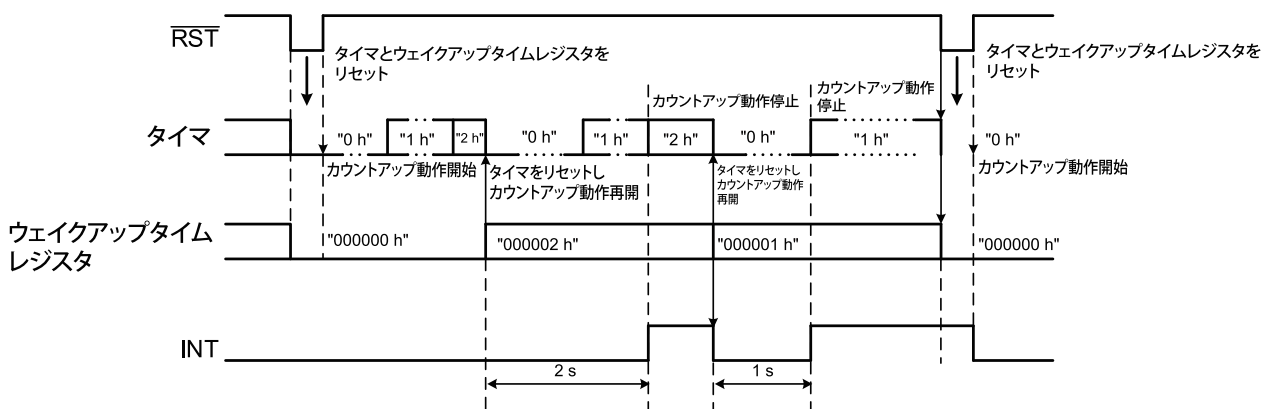


図10 INT端子割り込み信号出力タイミング例

2. リードモード

タイマが動作を開始したあと、ウェイクアップタイムレジスタへ書き込みを行わない場合、INT端子から割り込み信号は出力されません。タイマは "FFFFFF h" で停止します。計時途中のタイマ値は、タイムレジスタを読み出しすることで確認できます。この動作を "リードモード" と呼びます。

再度タイマを動作させるためには、RST端子を "L" から "H" にするかウェイクアップタイムレジスタへ書き込みを行ってください。ウェイクアップタイムレジスタへ書き込みを行わない場合の動作については、図11を参照してください。S-35710Mの状態遷移については、図12を参照してください。

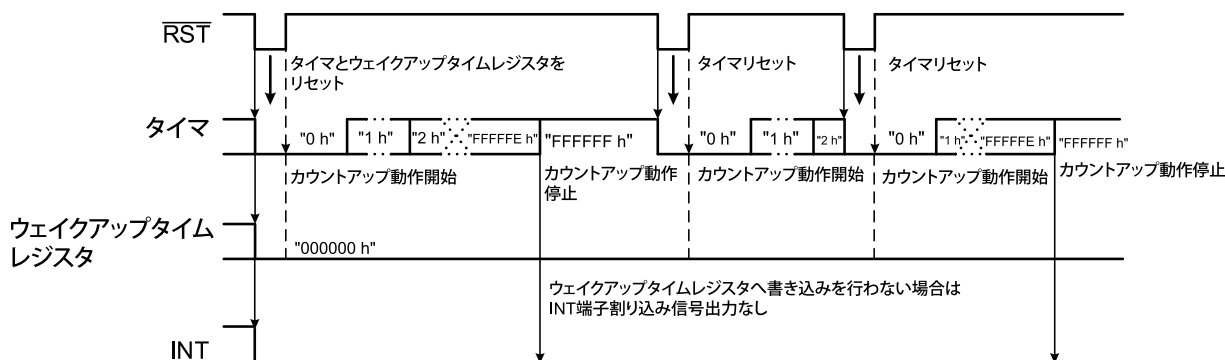


図11 ウェイクアップタイムレジスタに書き込みを行わない場合

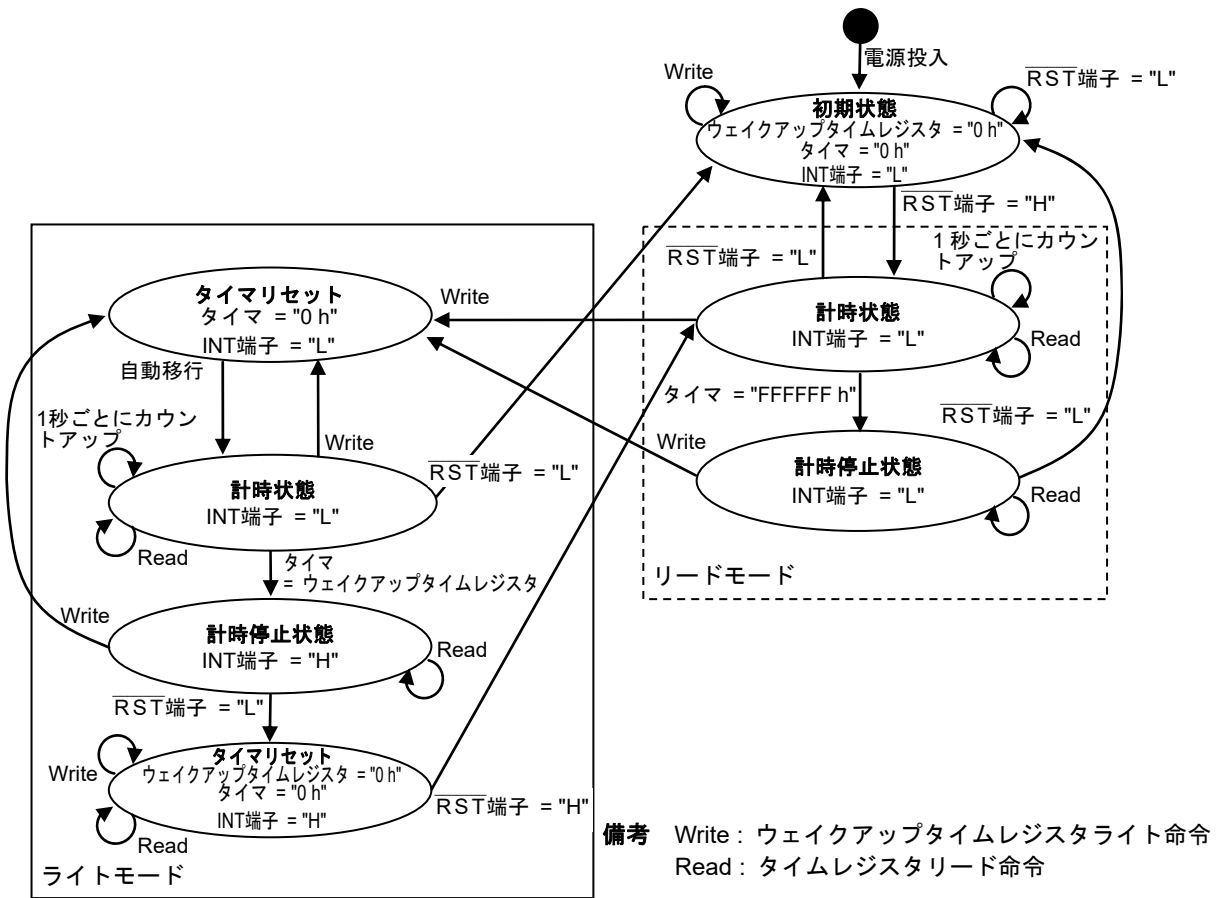


図12 S-35710Mの状態遷移図

■ レジスタ構成

1. タイムレジスタ

タイムレジスタは、3バイトのレジスタです。タイマの値をバイナリコードで記憶します。

タイムレジスタは、読み出しのみ可能です。

タイムレジスタは、TM23からTM0まで3バイト連続して読み出しを行ってください。

例:	3秒	(0000_0000_0000_0000_0000_0011)
	45分	(0000_0000_0000_1010_1000_1100)
	5時間30分	(0000_0000_0100_1101_0101_1000)

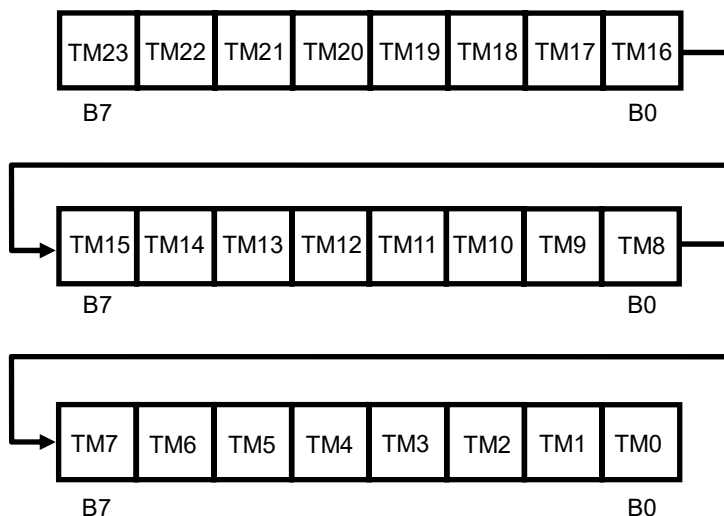


図13

2. ウェイクアップタイムレジスタ

ウェイクアップタイムレジスタは、3バイトのレジスタです。マイコンのウェイクアップ時間をバイナリコードで記憶します。

ウェイクアップタイムレジスタは、書き込みと読み出しが可能です。

ウェイクアップタイムレジスタの書き込みと読み出しは、WU23からWU0まで3バイト連続して行ってください。

ウェイクアップタイムレジスタの読み出しを行う場合、RST端子を "H" に設定してください。

RST端子を "L" に設定した場合、タイムレジスタのデータが読み出されません。

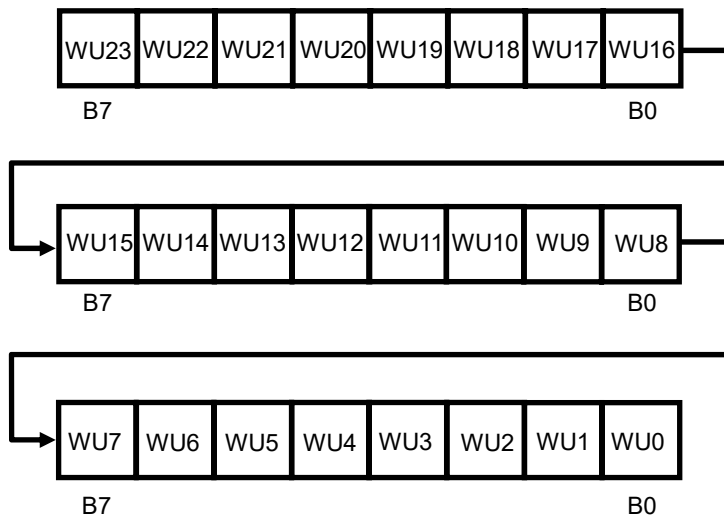


図14

■ シリアルインタフェース

S-35710Mは、I²C-bus方式のシリアルインタフェースによりコマンドを送受信し、データのリード / ライトを行います。

1. スタートコンディション

SCLが "H" のときに、SDAが "H" から "L" へ変化することで、スタートコンディションとなり、アクセスが開始されます。

2. ストップコンディション

SCLが "H" のときに、SDAが "L" から "H" へ変化することで、ストップコンディションとなり、アクセスが終了し、S-35710Mはスタンバイ状態となります。

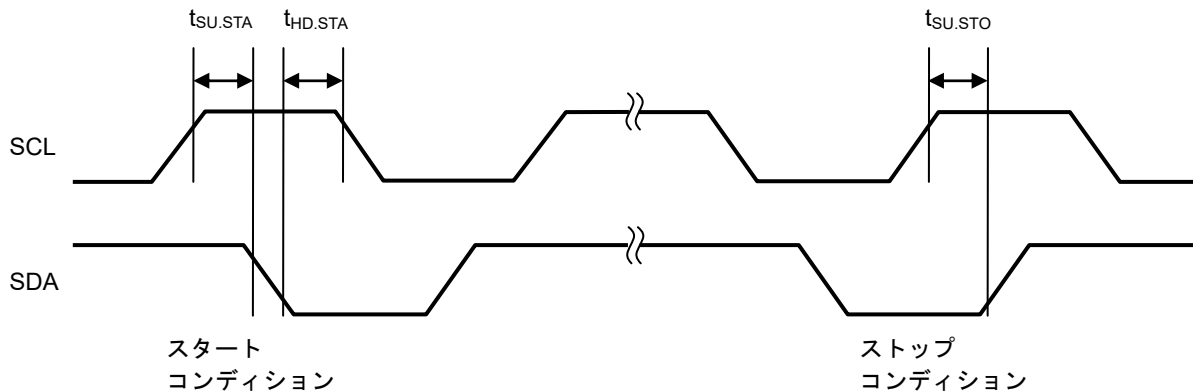


図15 スタート / ストップコンディション

3. データ転送とアクノリッジ

データ転送は、スタートコンディション検出後に1バイトずつ行います。SDAを変化させるときは $t_{SU.DAT}$ と $t_{HD.DAT}$ のスペックに注意し、SCLが "L" のときに行ってください。もし、SCLが "H" のときに、SDAが変化すると、データ転送中であってもスタート / ストップコンディションとして認識されます。これによって、現在のアクセスは中断されますので注意してください。

データ転送時、1バイトのデータを受信するたびに、受信側のデバイスはアクノリッジを返します。例えば、図16のように、S-35710Mが受信側のデバイスで、マスタデバイスを送信側とします。8ビット目のクロックパルスが立ち下ると、マスタデバイスはSDAを解放します。そして、S-35710Mはアクノリッジとして、9ビット目のクロックパルス中、SDAを "L" にします。S-35710Mからアクノリッジの出力がないときは、アクセスが正しく行われていないことを示します。

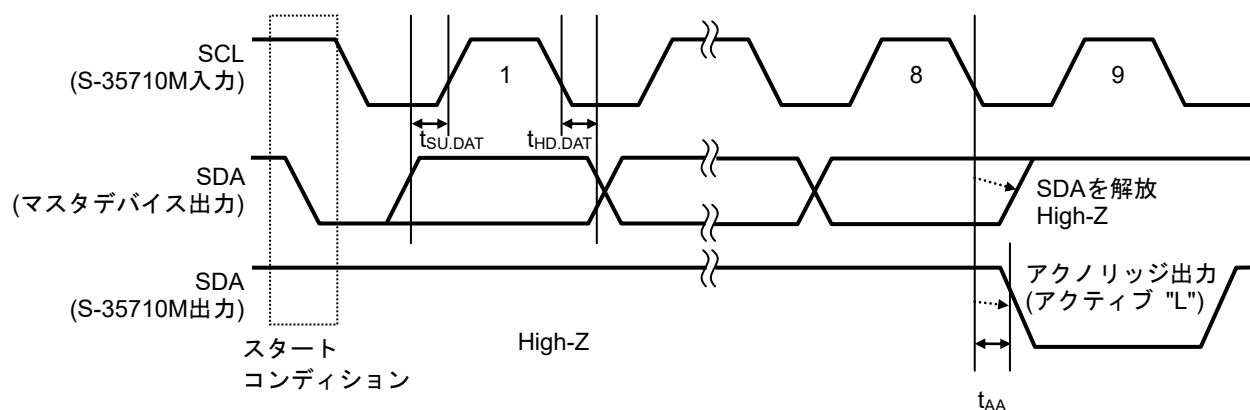


図16 アクノリッジ出力タイミング

4. データ転送フォーマット

スタートコンディション転送後の最初の1バイトは、スレーブアドレスと2バイト目以降のデータの転送方向を表すコマンド (リードライトビット) に割り付けられています。

S-35710Mのスレーブアドレスは、"0110010" に規定しています。続いて、リードライトビットが "0" のときはウェイクアップタイムレジスタにデータを書き込み可能となり、"1" のときはウェイクアップタイムレジスタまたはタイムレジスタのデータが読み出し可能となります。

ウェイクアップタイムレジスタにデータを書き込み可能な場合、B7からB0の順にマスタデバイスからデータを入力してください。1バイトのデータが入力されるごとに、S-35710Mからアクノリッジ ("L") が出力されます。

ウェイクアップタイムレジスタまたはタイムレジスタのデータが読み出し可能な場合、1バイト単位でB7からB0の順にS-35710Mからデータが出力されます。1バイトのデータが入力されるごとに、マスタデバイスからアクノリッジ ("L") を入力してください。ただし、最後のバイトデータに対しては、アクノリッジを入力しないでください (NO_ACK)。これにより、データ読み出しの終了を知らせます。

マスタデバイスは最後のバイトデータに対する、アクノリッジを受信、または送信後、ストップコンディションをS-35710Mへ入力しアクセスを終了してください。

このとき、マスタデバイスがストップコンディションを入力せず、スタートコンディションを入力した場合は、リスタート条件となり、続けてスレーブアドレスを入力すると続けて送受信が可能です。

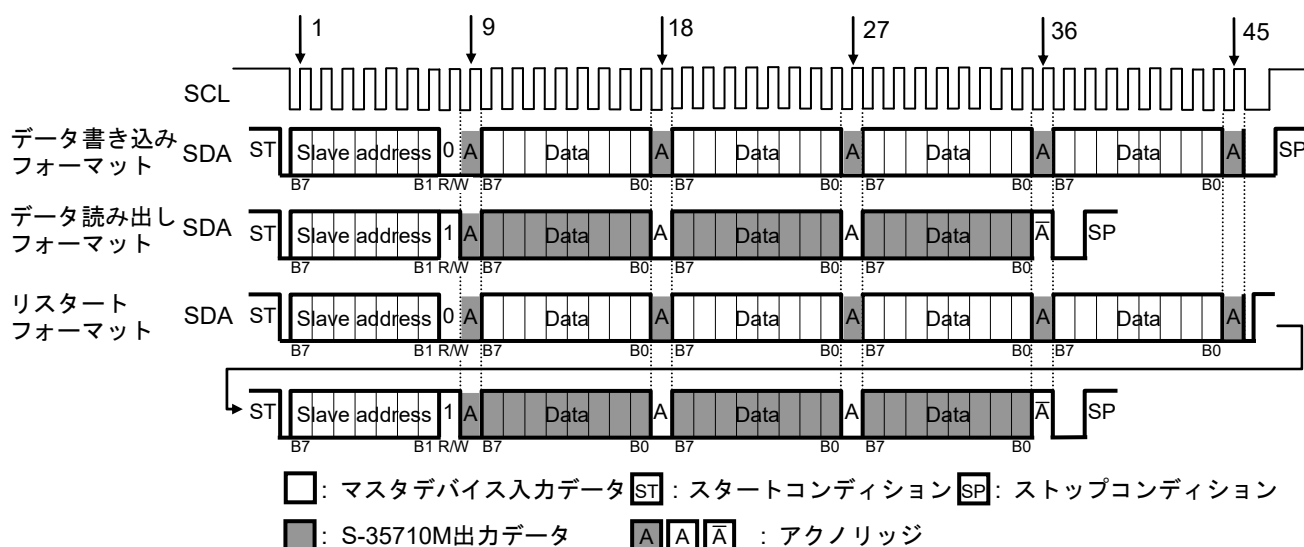


図17 シリアルインタフェースのデータ転送フォーマット

5. タイムレジスタの読み出し

はじめに、マスタデバイスからスタートコンディションとスレーブアドレスを転送します。S-35710Mのスレーブアドレスは、"0110010" に規定しています。続いて、リードライトビットが "1" のときは、タイムレジスタのデータが読み出し可能となります。

2バイト目～4バイト目が、タイムレジスタとなります。データはB7から1バイトずつ転送されます。

タイムレジスタの読み出しを終了するとき、マスタデバイスからB0出力後のアクリッジに "1" (NO_ACK) を転送し、その後ストップコンディションを転送します。

タイムレジスタは3バイトのレジスタです。タイムレジスタを3バイト読み出した後、さらに読み出しを続けると "1" が読み出されます。タイムレジスタについては、"■ レジスタ構成" を参照してください。

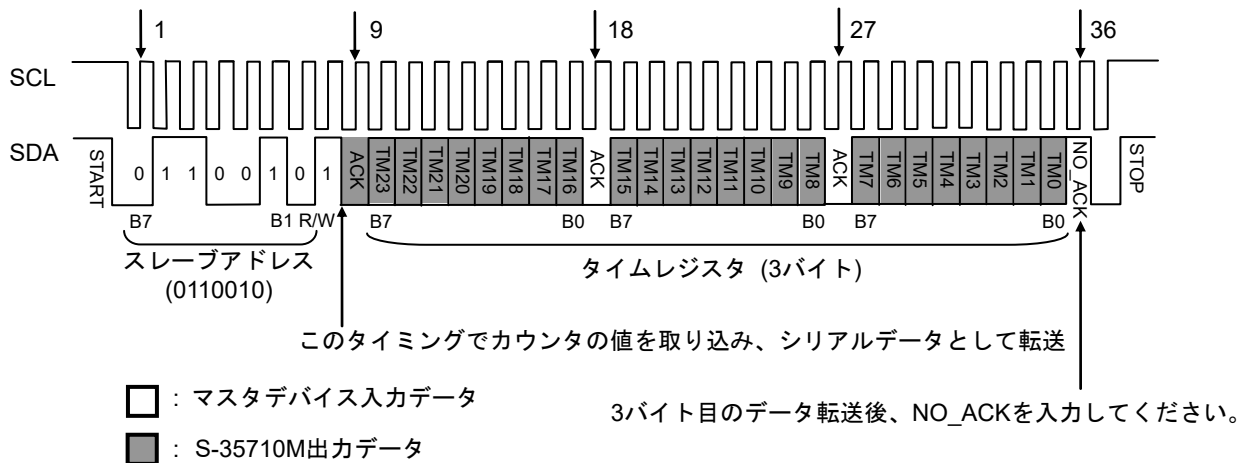


図18 タイムレジスタの読み出しタイミング

6. ウェイクアップタイムレジスタの書き込み

はじめに、マスタデバイスからスタートコンディションとスレーブアドレスを転送します。S-35710Mのスレーブアドレスは、"0110010" に規定しています。続いて、リードライトビットに "0" を転送します。

続いて、2バイト目のデータを転送してください。B7はアドレスポインタのため "1" としてください。B6～B1はダミーデータのため、"0"、"1" どちらでもかまいません。B0はテストビットのため、必ず "1" としてください。

3バイト目～5バイト目がウェイクアップタイムレジスタとなります。

その後マスタデバイスからストップコンディションを転送することで、アクセスが終了します。

ウェイクアップタイムレジスタについては、"■ レジスタ構成" を参照してください。

ウェイクアップタイムレジスタの書き込みは、1バイトごとに実行します。そのため、3バイト連続で転送してください。3バイト単位で転送しない場合、S-35710Mは意図した通りの動作をしない可能性がありますのでご注意ください。

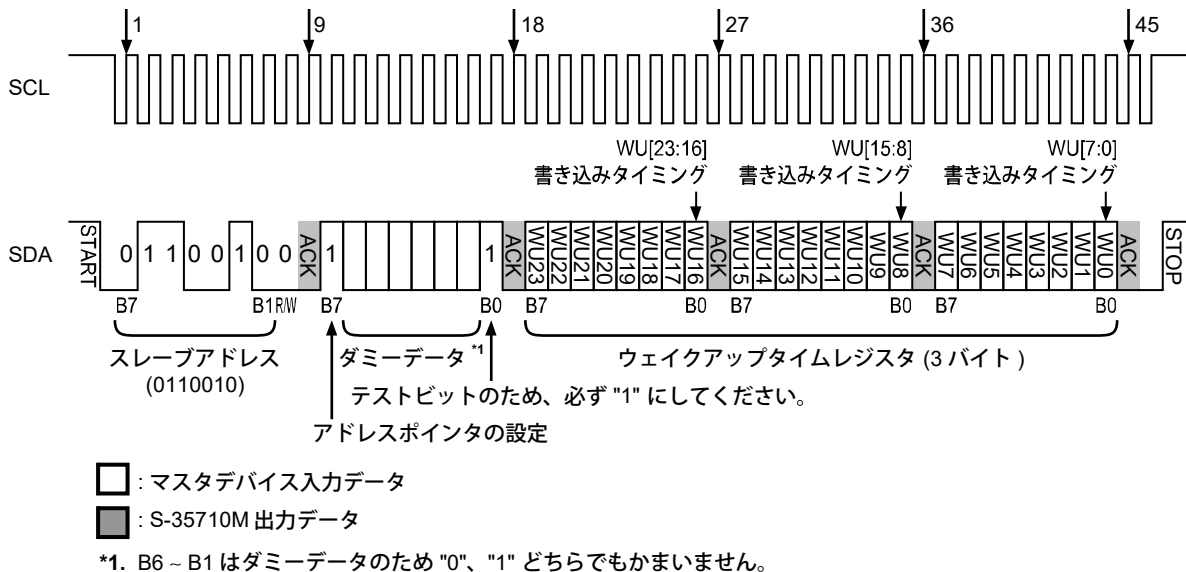


図19 ウェイクアップタイムレジスタの書き込みタイミング

7. ウェイクアップタイムレジスタの読み出し

ウェイクアップタイムレジスタの読み出しは、リスタートフォーマットで行います。リスタートフォーマットについては「4. データ転送フォーマット」を参照してください。

ウェイクアップタイムレジスタの読み出しを行う場合、RST端子を "H" に設定してください。

RST端子を "L" に設定した場合、タイムレジスタのデータが読み出されません。

はじめに、マスタデバイスからスタートコンディションとスレーブアドレスを転送します。S-35710Mのスレーブアドレスは、"0110010" に規定しています。続いて、リードライトビットに "0" を転送します。

2バイト目のB7はアドレスポインタです。ウェイクアップタイムレジスタ読み出しの場合は、"0" としてください。続いて、B6～B1はダミーデータを転送してください。B0はテストビットのため、必ず "1" としてください。この処理を "ダミーライト" と呼びます。

続いて、スタートコンディションとスレーブアドレス、リードライトビットを転送します。リードライトビットを "1" とすると、ウェイクアップタイムレジスタのデータが読み出し可能となります。

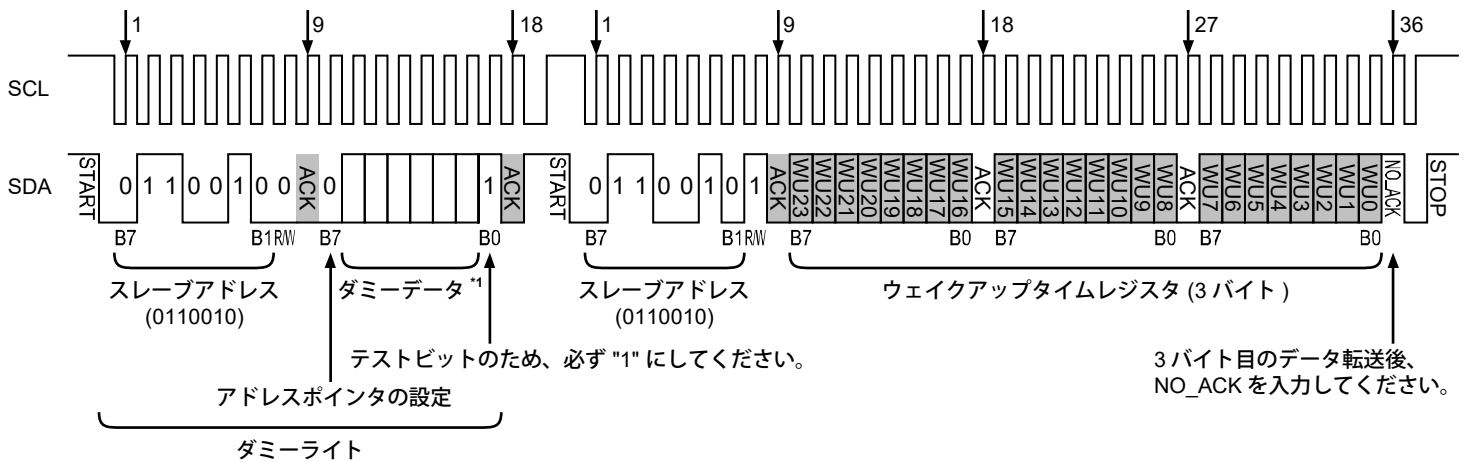
続いて、ウェイクアップタイムレジスタのデータがS-35710Mから出力されます。データはB7から1バイトずつ転送されます。

ウェイクアップタイムレジスタの読み出しを終了するときは、マスタデバイスからB0出力後のアクノリッジに "1" (NO_ACK) を転送し、その後ストップコンディションを転送します。

ウェイクアップタイムレジスタは3バイトのレジスタです。ウェイクアップタイムレジスタを3バイト読み出した後、さらに読み出しを続けると "1" が読み出されます。

ウェイクアップタイムレジスタについては、「■ レジスタ構成」を参照してください。

また、内部アドレスポインタは、ストップコンディションを認識するとリセットされます。そのため、ダミーライトのあとにストップコンディションを転送しないでください。ストップコンディションを転送後にレジスタの読み出しを行うとタイムレジスタが読み出されます。



□ : マスタデバイス入力データ

■ : S-35710M 出力データ

*1. B6～B1はダミーデータのため"0"、"1"どちらでもかまいません。

図20 ウェイクアップタイムレジスタの読み出しタイミング

■ SDAの解放

S-35710MのRST端子は、通信インターフェースのリセット動作を行いません。そのため、通常はストップコンディションを入力し内部インターフェース回路をリセットします。

しかし、SDAが "L" を出力した状態（アクノリッジ出力時または読み出し時）であるとS-35710Mはマスタデバイスからのストップコンディションを受け付けません。そのためアクノリッジ出力動作または読み出し動作を終了させる必要があります。図21にSDAの解放方法を示します。

はじめに、マスタデバイスはスタートコンディションを入力します（S-35710MのSDAは "L" を出力しているので、S-35710Mはスタートコンディションを検出できません）。続けて、1バイトデータアクセス分のクロック（9クロック）をSCLより入力します。この間、マスタデバイス側のSDAを解放してください。これにより通信中断前のSDAの入出力が終了し、S-35710MのSDAは解放状態になります。続けて、ストップコンディションを入力すると、内部回路がリセットし、通常の通信が可能な状態に復帰します。

SDAの解放方法は、マスタデバイス側の電源電圧立ち上げ後、システムの初期化の際に実行することを強く推奨します。

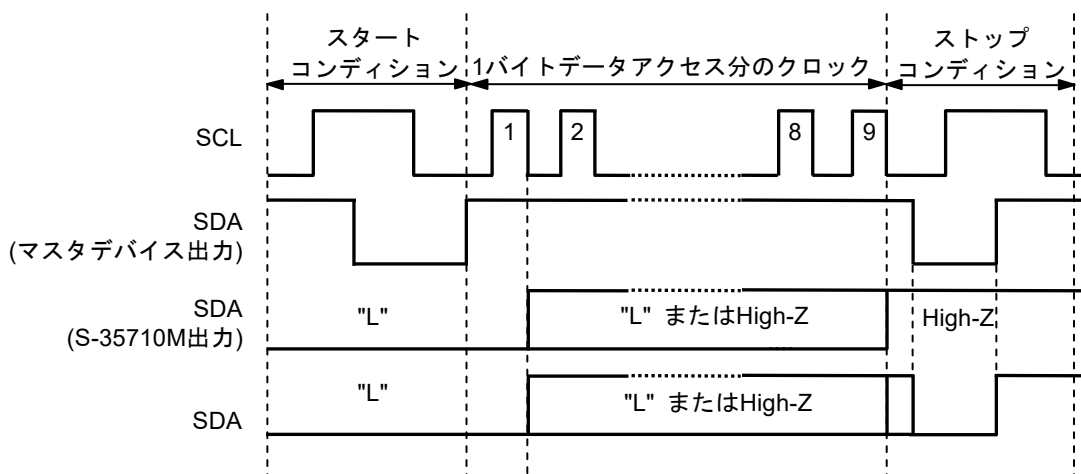
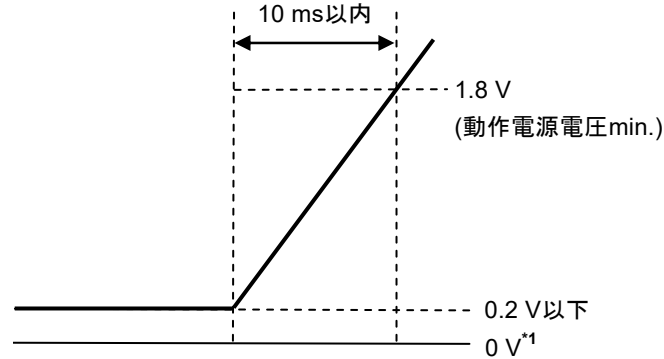


図21 SDAの解放方法

■ パワーオン検出回路

パワーオン検出回路が正常に動作するためには、**図22**に示すように、ICの電源電圧は0.2 V以下から立ち上げ、動作電源電圧min.値の1.8 Vまでの到達時間を10 ms以内で立ち上げてください。



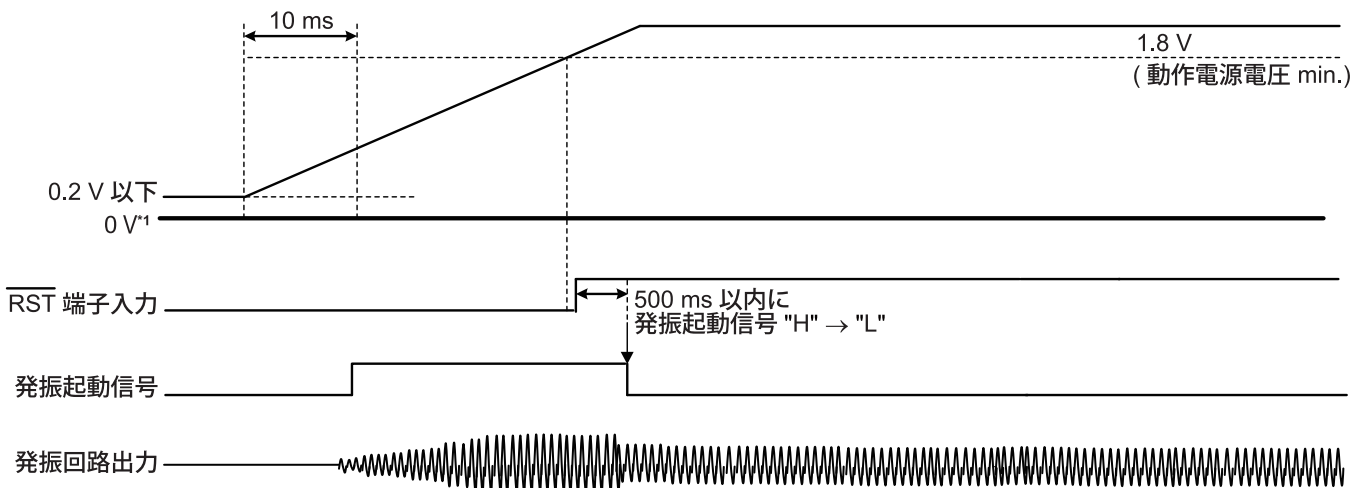
*1. 0 Vは、S-35710MのVDD端子とVSS端子の電位差がないことを意味します。

図22 電源電圧の立ち上げ方

上記の条件でS-35710Mの電源電圧の立ち上げができない場合、パワーオン検出回路が正常に動作せず、発振が開始しない可能性があります。その場合、“1. RST端子 = "L" で電源電圧を立ち上げる場合” および “2. RST端子 = "H" で電源電圧を立ち上げる場合” で示す動作を行ってください。

1. RST端子 = "L" で電源電圧を立ち上げる場合

電源電圧が1.8 V以上に到達するまで、 $\overline{\text{RST}}$ 端子を "L" に設定してください。 $\overline{\text{RST}}$ 端子が "L" に設定されている間に発振起動信号は "H" となり、水晶発振回路は正常に発振します。電源電圧が1.8 Vに到達した後RST端子が "H" に設定されると、500 ms以内に発振起動信号が "L" になり、発振状態は維持されます。RST端子が "L" に設定されている間は、消費電流が30 μA typ.増加します。



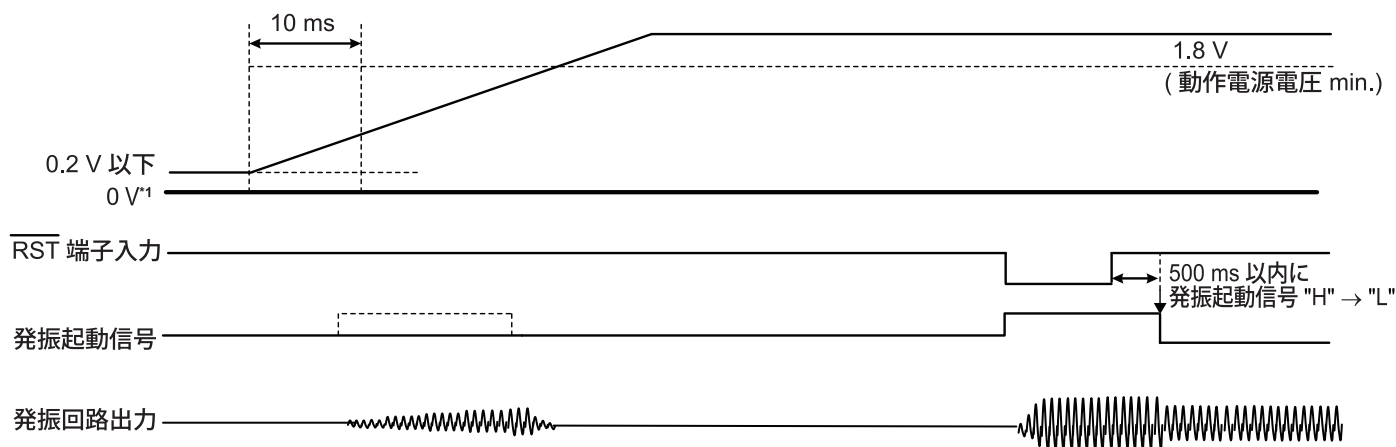
*1. 0 Vは、S-35710MのVDD端子とVSS端子の電位差がないことを意味します。

図23 $\overline{\text{RST}}$ 端子= "L" で電源電圧を立ち上げる場合

2. $\overline{\text{RST}}$ 端子 = "H" で電源電圧を立ち上げる場合

電源電圧が1.8 V以上に到達した後、 $\overline{\text{RST}}$ 端子を "L" に設定してください。 $\overline{\text{RST}}$ 端子が500 ms以上 "L" に設定されると、発振起動信号が "H" となり、水晶発振回路は正常に発振します。その後 $\overline{\text{RST}}$ 端子が "H" に設定されると、500 ms以内に発振起動信号が "L" になり、発振状態は維持されます。

$\overline{\text{RST}}$ 端子が "L" に設定されている間は、消費電流が30 μA typ.増加します。



*1. 0 Vは、S-35710MのVDD端子とVSS端子の電位差がないことを意味します。

図24 $\overline{\text{RST}}$ 端子 = "H" で電源電圧を立ち上げる場合

$\overline{\text{RST}}$ 端子はチャタリング除去回路を内蔵しています。 $\overline{\text{RST}}$ 端子の "H" 入力を確定するには、 $\overline{\text{RST}}$ 端子が "L" から "H" に変化した後、クロック (8 Hz) の3.5周期 (0.438秒) 以上の期間を空けて、通信を行ってください。

$\overline{\text{RST}}$ 端子のチャタリング除去については「**■ $\overline{\text{RST}}$ 端子**」を参照してください。

■ RST端子

1. チャタリング除去

RST端子はチャタリング除去回路を内蔵しており、出力論理はアクティブ "L" です。

8 Hzのクロック周期でサンプリングが3回行われ、RST端子の入力信号が確認されます。すべてのサンプリング結果が "L" の場合カウンタはリセットされ、"H" の場合カウントアップ動作が開始されます。

チャタリング除去回路は、クロック (8 Hz) の2周期 (0.25秒) 程度のパルス幅を除去することができます。RST端子の "L" または "H" 入力を確定するためには、クロック (8 Hz) の3.5周期 (0.438秒) 以上の期間、RST端子の "L" または "H" 入力を維持してください。これは例えば、RST端子の "L" または "H" 入力が0.375秒だったとき、クロックのタイミングにより入力が確定されないことがあるためです。

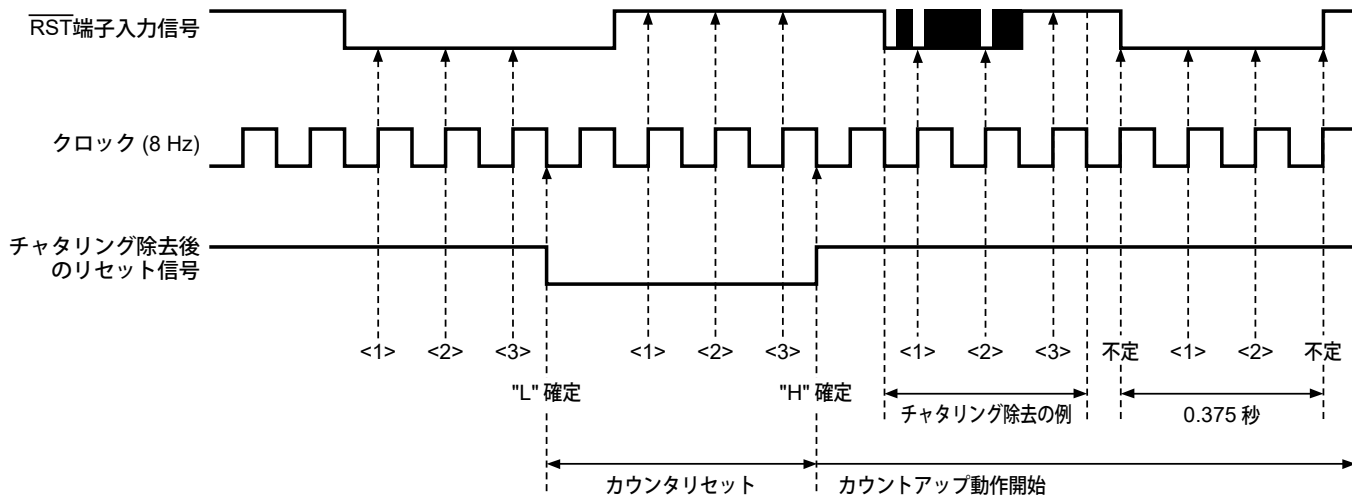


図25 チャタリング除去のタイミングチャート例

2. 電源投入時の動作

電源投入時、RST端子の状態に関係なく、チャタリング除去後のリセット信号は "L" となっています。そのため、S-35710Mは初期状態 ("図12 S-35710Mの状態遷移図" 参照) となっており、ウェイクアップタイムレジスタへ書き込みはできません。チャタリング除去後のリセット信号が "L" のとき、ウェイクアップタイムレジスタへ書き込みを行うと、2バイト目以降でノーアクノリッジが出力されます。

電源投入後に水晶発振回路が発振を開始するとクロックが動作し、チャタリング除去後のリセット信号は "H" となり、リードモードへ移行します。リードモードに移行することで、ウェイクアップタイムレジスタへ書き込みが可能になります。図26に電源投入時のタイミングチャートを示します。

また、図26に示したウェイクアップタイムレジスタの書き込み不可期間は、発振起動時間によって変わります。電源投入直後、ウェイクアップタイムレジスタへの書き込み時ノーアクノリッジがS-35710Mから出力された場合、次の通信は発振が安定するまで0.5秒 ~ 1秒程度の時間を空けることを推奨します。

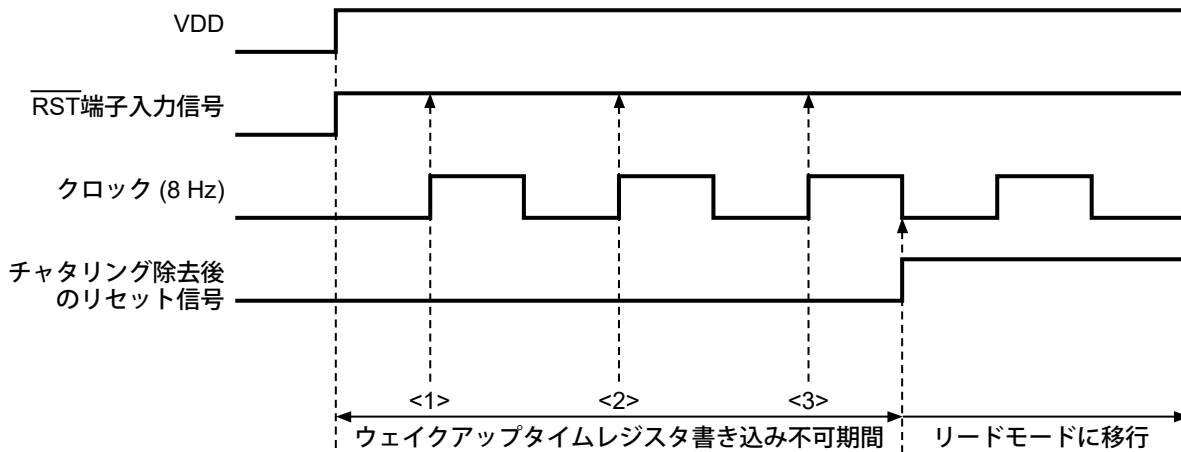


図26 電源投入時のタイミングチャート

■ 応用回路例

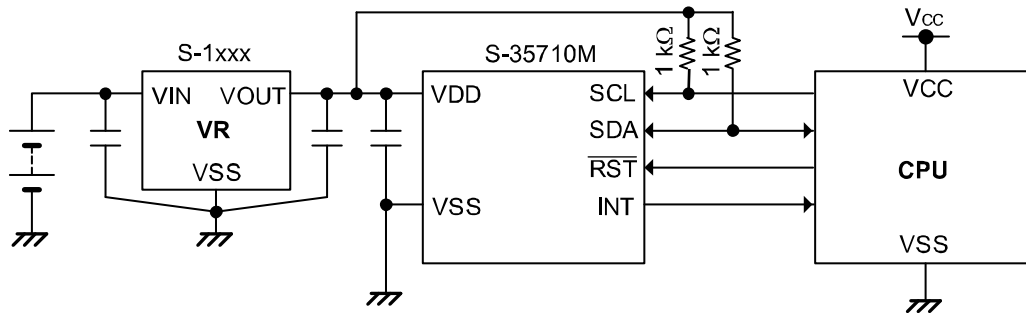


図27

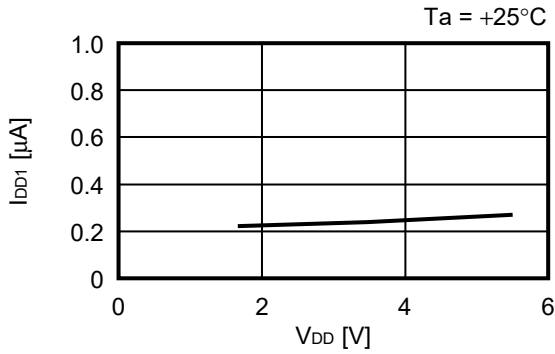
- 注意 1. システム電源を立ち上げて安定状態になってから通信を行ってください。
2. 上記接続図は動作を保証するものではありません。実際のアプリケーションで十分な評価の上、定数を設定してください。

■ 注意事項

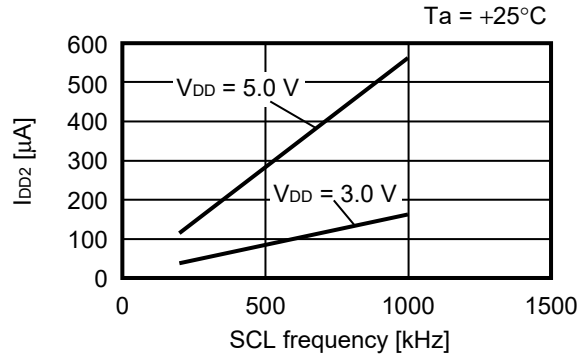
- ・ 本ICは水晶振動子を内蔵しておりますので、過大な衝撃、振動を与えないようにしてください。また、本ICの近くには高ノイズを発生するデバイスを配置しないようにしてください。
- ・ 使用機器、使用条件等によって、基板分割時、実装時の衝撃、振動で内蔵の水晶振動子が破壊される場合があります。実機にて十分な評価を行ってください。
- ・ 超音波洗浄を実施する場合、内蔵の水晶振動子が共振破壊されることがあります。そのため、超音波洗浄を実施したICの動作の保証はいたしかねます。
- ・ 本ICは静電気に対する保護回路が内蔵されていますが、保護回路の性能を越える過大静電気がICに印加されないようにしてください。
- ・ 弊社ICを使用して製品を作る場合には、その製品での当ICの使い方や製品の仕様、出荷先の国などによって当ICを含めた製品が特許に抵触した場合、その責任は負いかねます。

■ 諸特性データ (Typicalデータ)

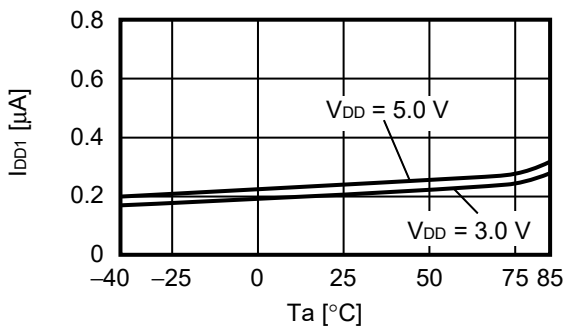
1. 消費電流1 – 電源電圧特性



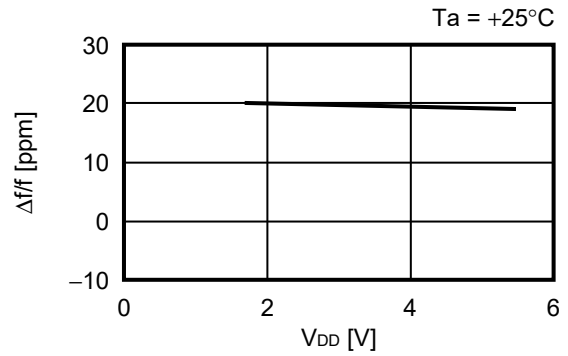
2. 消費電流2 – SCL周波数特性



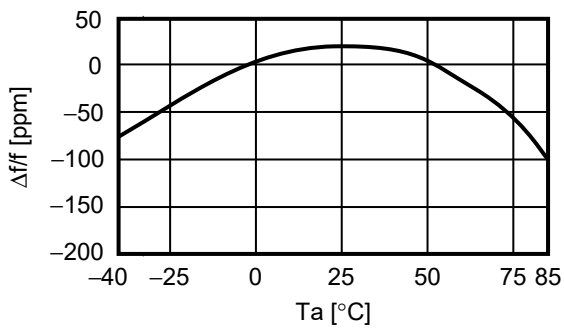
3. 消費電流1 – 温度特性



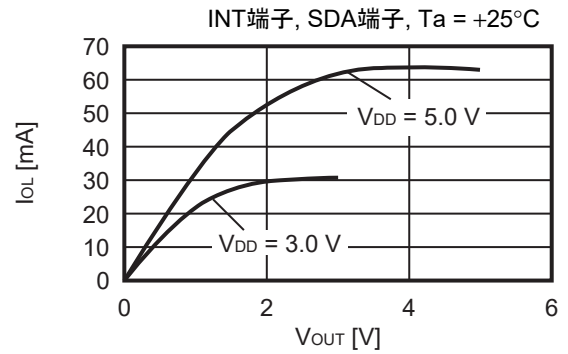
4. 発振周波数 – 電源電圧特性



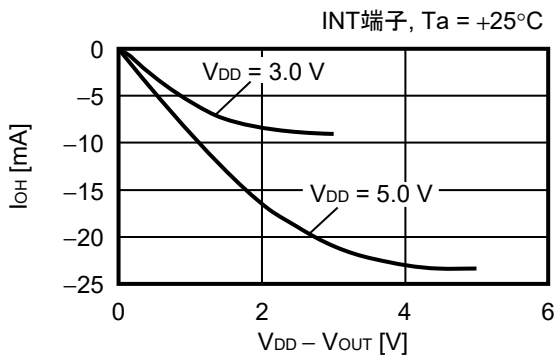
5. 発振周波数 – 温度特性



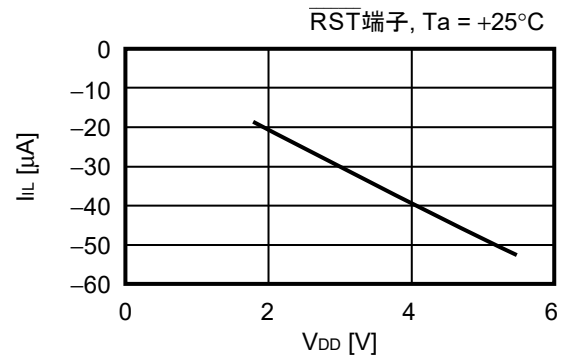
6. 低レベル出力電流 – 出力電圧特性

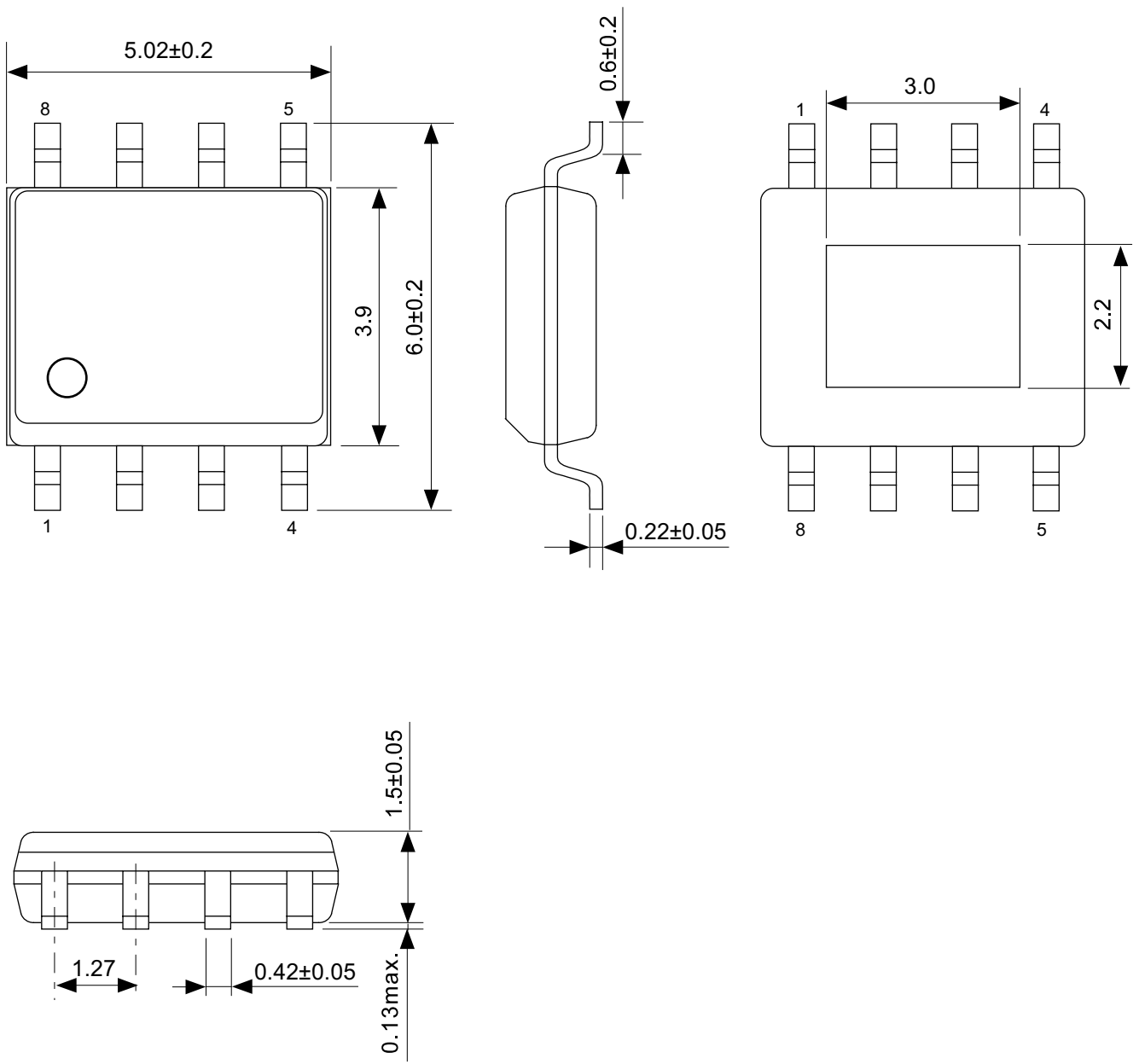


7. 高レベル出力電流 – V_DD – V_OUT特性




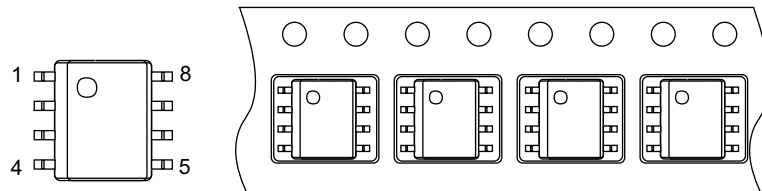
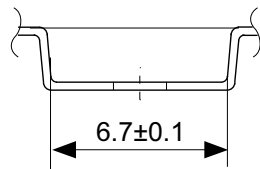
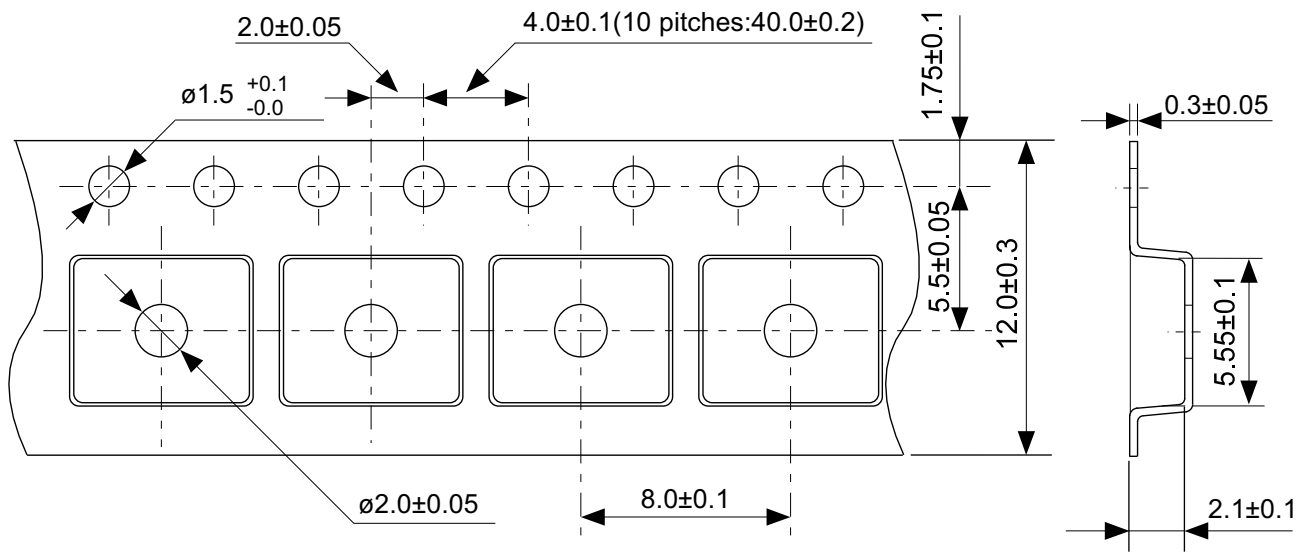
8. 低レベル入力電流 – 電源電圧特性





No. FU008-A-P-SD-1.0

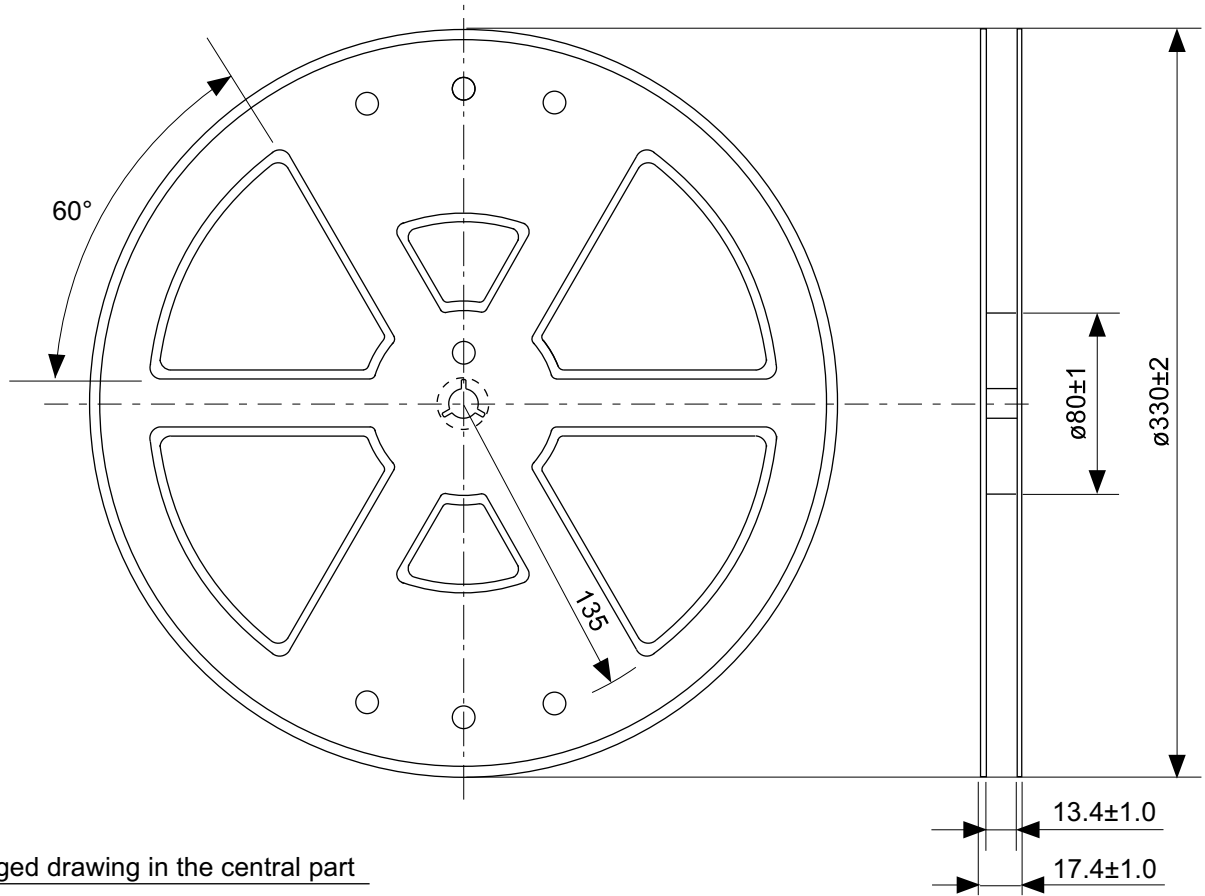
TITLE	HSOP8Q-A-PKG Dimensions
No.	FU008-A-P-SD-1.0
ANGLE	
UNIT	mm
ABLIC Inc.	



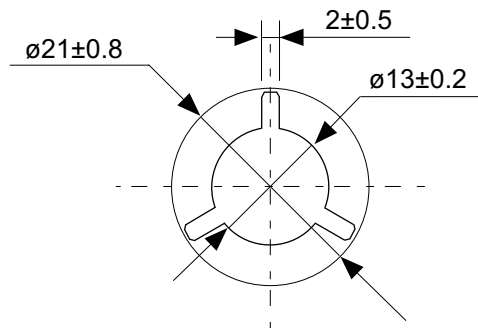
→
Feed direction

No. FU008-A-C-SD-1.0

TITLE	HSOP8Q-A-Carrier Tape
No.	FU008-A-C-SD-1.0
ANGLE	
UNIT	mm
ABLIC Inc.	

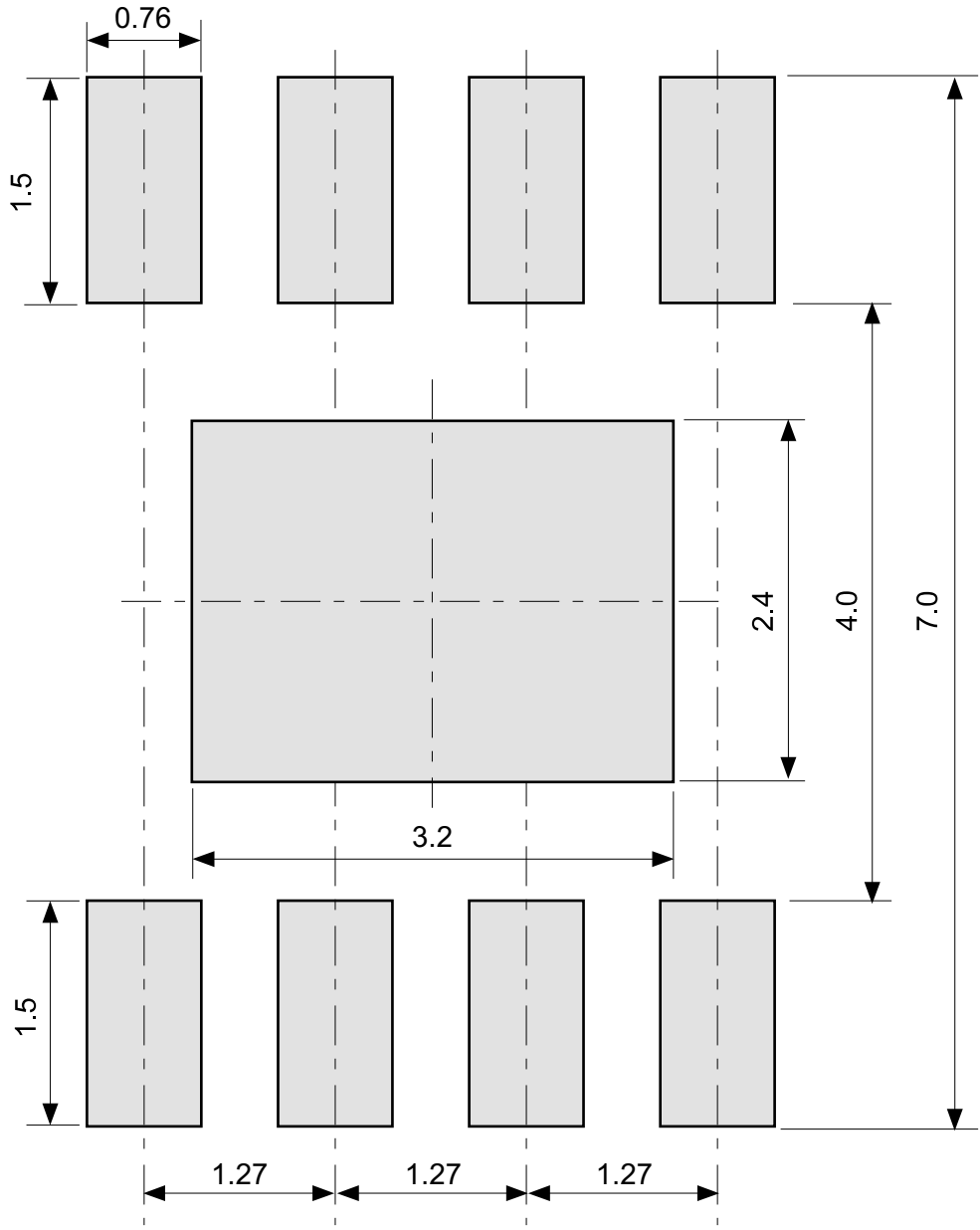


Enlarged drawing in the central part



No. FU008-A-R-SD-1.0

TITLE	HSOP8Q-A-Reel		
No.	FU008-A-R-SD-1.0		
ANGLE		QTY.	4,000
UNIT	mm		
ABLIC Inc.			



No. FU008-A-L-SD-1.0

TITLE	HSOP8Q-A -Land Recommendation
No.	FU008-A-L-SD-1.0
ANGLE	
UNIT	mm
ABLIC Inc.	

免責事項 (取り扱い上の注意)

1. 本資料に記載のすべての情報 (製品データ、仕様、図、表、プログラム、アルゴリズム、応用回路例等) は本資料発行時点のものであり、予告なく変更することがあります。
2. 本資料に記載の回路例および使用方法は参考情報であり、量産設計を保証するものではありません。本資料に記載の情報を使用したことによる、本資料に記載の製品 (以下、本製品といいます) に起因しない損害や第三者の知的財産権等の権利に対する侵害に関し、弊社はその責任を負いません。
3. 本資料の記載に誤りがあり、それに起因する損害が生じた場合において、弊社はその責任を負いません。
4. 本資料に記載の範囲内の条件、特に絶対最大定格、動作電圧範囲、電気的特性等に注意して製品を使用してください。本資料に記載の範囲外の条件での使用による故障や事故等に関する損害等について、弊社はその責任を負いません。
5. 本製品の使用にあたっては、用途および使用する地域、国に対応する法規制、および用途への適合性、安全性等を確認、試験してください。
6. 本製品を輸出する場合は、外国為替および外国貿易法、その他輸出関連法令を遵守し、関連する必要な手続きを行ってください。
7. 本製品を大量破壊兵器の開発や軍事利用の目的で使用および、提供 (輸出) することは固くお断りします。核兵器、生物兵器、化学兵器およびミサイルの開発、製造、使用もしくは貯蔵、またはその他の軍事用途を目的とする者へ提供 (輸出) した場合、弊社はその責任を負いません。
8. 本製品は、生命・身体に影響を与えるおそれのある機器または装置の部品および財産に損害を及ぼすおそれのある機器または装置の部品 (医療機器、防災機器、防犯機器、燃焼制御機器、インフラ制御機器、車両機器、交通機器、車載機器、航空機器、宇宙機器、および原子力機器等) として設計されたものではありません。上記の機器および装置には使用しないでください。ただし、弊社が車載用等の用途を事前に明示している場合を除きます。上記機器または装置の部品として本製品を使用された場合または弊社が事前明示した用途以外に本製品を使用された場合、これらにより発生した損害等について、弊社はその責任を負いません。
9. 半導体製品はある確率で故障、誤動作する場合があります。本製品の故障や誤動作が生じた場合でも人身事故、火災、社会的損害等発生しないように、お客様の責任において冗長設計、延焼対策、誤動作防止等の安全設計をしてください。また、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。
10. 本製品は、耐放射線設計しておりません。お客様の用途に応じて、お客様の製品設計において放射線対策を行ってください。
11. 本製品は、通常使用における健康への影響はありませんが、化学物質、重金属を含有しているため、口中には入れないようにしてください。また、ウエハ、チップの破断面は鋭利な場合がありますので、素手で接触の際は怪我等に注意してください。
12. 本製品を廃棄する場合には、使用する地域、国に対応する法令を遵守し、適切に処理してください。
13. 本資料は、弊社の著作権、ノウハウに係わる内容も含まれております。本資料中の記載内容について、弊社または第三者の知的財産権、その他の権利の実施、使用を許諾または保証するものではありません。本資料の一部または全部を弊社の許可なく転載、複製し、第三者に開示することは固くお断りします。
14. 本資料の内容の詳細その他ご不明な点については、販売窓口までお問い合わせください。
15. この免責事項は、日本語を正本として示します。英語や中国語で翻訳したものがあっても、日本語の正本が優越します。

2.4-2019.07



ABLIC

エイブリック株式会社
www.ablic.com