

EDA ツールメーカーと総代理店契約 SoC モデリング・動作検証ツールを販売開始

エレクトロニクス専門商社の丸文株式会社（社長：堀越毅一、本社：東京都中央区、資本金：62 億 1,450 万円）は、米国 EDA ツールメーカーの AXYS Design Automation, Inc（以下：AXYS 社）と国内総代理店契約を締結し、同社の EDA 製品の SoC（System on Chip）モデリング・動作検証ツール「MaxSim™」および「MaxCore™」の販売を開始したことをお知らせします。

<AXYS 社の概要>

AXYS 社は、1997 年に米国で設立された EDA ツールのベンチャーです。SoC 開発において、開発初期段階（C/C++言語段階）で SoC の疑似プロトタイプ（シミュレーションモデル）を作成し、デバイスやソフトウェアの動作を検証するツールを開発・販売しています。

<MaxSim™ および MaxCore™ の概要>

「MaxSim™」および「MaxCore™」は、C 言語でマルチプロセッサシステムレベルの疑似プロトタイプを生成することができ、動作検証を高速で行う EDA ツールです。SoC 開発の初期段階（C/C++言語段階）で、ソフトウェア開発および検証をハードウェア開発と並行して行うことができ、より SoC 開発期間の短縮が可能になります。

MaxSim™ は、SoC のシミュレーションモデル生成と動作検証を行うためのツールです。プロセッサや DSP が混在したマルチプロセッサ構成の SoC を、サイクルアキュレートまたはビットアキュレートで高速に実行することができます。シミュレーションモデルとしては ARM、MIPS、DSPG などのプロセッサ、AMBA バス、DSP、メモリ、および周辺回路など基本的な部品がライブラリ化（「MaxLib™」）されていますが、ユーザ特有の部品をウィザードにしたがって C 言語または SystemC2.0 からそのモデルを容易に生成することもできます。

MaxCore™ は、CPU、RISC、VLIW などのプロセッサタイプアーキテクチャのシミュレーションモデルを生成するツールです。サイクルアキュレートまたはインストラクションアキュレートなシミュレーションモデル、またアセンブラ、逆アセンブラ、MaxSim™ とのインターフェイスなども生成できます。アーキテクチャモデルの詳細は C 言語に類似の言語（LISA : Language for Instruction Set Architectures）で記述します。LISA は任意のパイプライン構造の記述が可能であり、VLIW、SIMD、スーパースカラ DSP、およびマイクロコントローラなどあらゆるタイプのモデル化をサポートしています。

<ツール構成および価格>

「MaxSim™」（SoC のシミュレーションモデル生成および動作検証）

「MaxCore™」（SoC 中のプロセッサ部分のシミュレーションモデル生成）

「MaxLib™」（各種プロセッサ、DSP、メモリおよび周辺回路などのシミュレーションモデルライブラリ）
780 万円（単体）から

＜AXYS Design Automation, Inc について＞

本 社 : 米国 カリフォルニア州

設 立 : 1997 年

代表者 : Vojin Zivojnovic (President & CEO, Ph.D.)

事業概要 : AXYS 社は、1997 年に米国で設立された EDA ツールのベンチャーです。SoC 開発において、開発初期段階 (C/C++言語段階) で SoC の疑似プロトタイプ (シミュレーションモデル) を作成し、デバイスやソフトウェアの動作を検証するツールを開発・販売しています。

AXYS Design Automation, Inc の詳細については、www.axysdesign.com をご覧ください。

＜丸文株式会社について＞

本 社 : 東京都中央区日本橋大伝馬町 8-1

設 立 : 1947 年

代表者 : 代表取締役社長 堀越毅一

従業員 : 983 名 (2002 年 4 月現在)

資本金 : 62 億 1,450 万円

売上高 : 1,381 億円 (2002 年 3 月期連結)

事業概要 : 集積回路を中心とした半導体、電子応用機器など、国内外の最先端エレクトロニクス製品を販売する専門商社。デバイスカンパニーでは、集積回路を中心とした半導体の販売やそれに伴う LSI デザインサービスを提供する。

東京証券取引上市場第 1 部に上場。(コード番号 : 7537)

丸文株式会社の詳細については、www.marubun.co.jp をご覧ください。

※MaxSim、MaxCore および MaxLib は、AXYS Design Automation, Inc の登録商標です。

この製品に関するお問い合わせ先

丸文株式会社 デバイスカンパニー LSI 技術本部 LSI 技術部

担 当 : 中村 (ナカムラ)

東京都中央区日本橋大伝馬町 8-1 〒103-8577

TEL: 03-3639-5301

FAX: 03-3639-2358

E-mail: norinaka@marubun.co.jp

このニュースリリースに関するお問い合わせ先

丸文株式会社 広報室

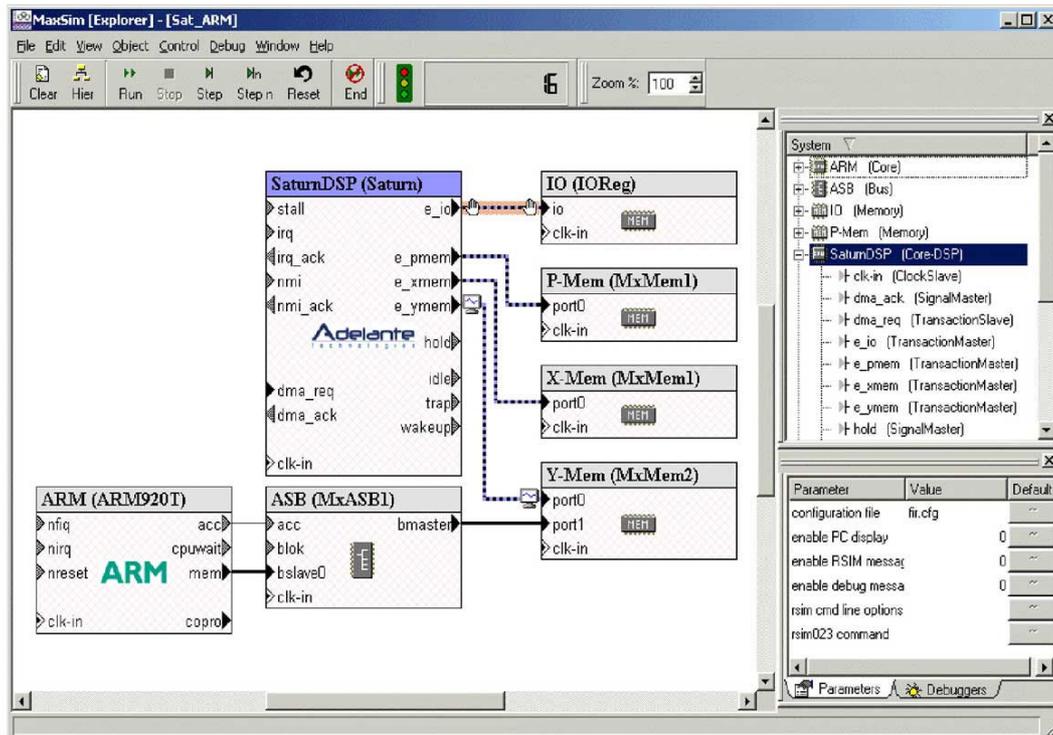
担 当 : 喜多 (キタ)

東京都中央区日本橋大伝馬町 8-1 〒103-8577

TEL: 03-3639-9803

FAX: 03-5644-7693

E-mail: kitakita@marubun.co.jp



米AXYS Design Automation社製
SoCモデリング・検証ツール「MaxSim™」の画面