

米国 EDA ツールメーカーと総代理店契約 「MATLAB™」から FPGA への動作合成ツールを販売開始

エレクトロニクス専門商社の丸文株式会社（社長：堀越毅一、本社：東京都中央区、資本金：62 億 1,450 万円）は、米国 EDA ツールメーカーの AccelChip, Inc と国内総代理店契約を締結し、同社の FPGA 向け動作合成ツール「AccelFPGA™」の販売を開始したことをお知らせします。

<AccelChip 社の概要>

AccelChip 社は、2000 年に米国で設立された EDA ツール開発のベンチャー企業です。デジタル信号処理 (DSP) 向けシステムレベル設計ツール「MATLAB™」、「Simulink™」（いずれも The Mathworks 社の製品）の出力ファイルから、FPGA 向けの HDL を動作合成するツール「AccelFPGA™」を開発・販売しています。同社は、米国国防総省高等研究計画局 (DARPA) の支援の下 にイリノイ州ノースウェスタン大学で行われた研究「A MATLAB Compiler for Adaptive Computing Systems (MATCH)」のコンパイラ技術に関して独占的なライセンスを受けています。

<AccelFPGA™ の概要>

「AccelFPGA™」は、広く普及している The Mathworks 社のデジタル信号処理 (DSP) 向けシステムレベル設計ツールである MATLAB™ および Simulink™ の出力ファイル (.m ファイル/.mdl ファイル) から、動作合成を行い FPGA 向けの HDL を生成するツールです。生成された HDL コードは、Synplicity 社や Synopsys 社、Mentor Graphics 社などの FPGA 用論理合成ツールへの入力が可能です。

「AccelFPGA™」は、HDL 生成にあたり様々な最適化指示が可能になっています。ターゲットデバイス向けに最適な HDL を出力する「TARGET」、データパスレジスタ挿入のための「PIPELINE」、処理リソースの並列化のための「UNROLL」などを用意しています。設計者は、MATLAB™ および Simulink™ の 1 つの出力ファイルから、複数の FPGA ベンダ・デバイス、異なるアーキテクチャを試しながら、最適な結果を得ることができます。

「AccelFPGA™」がサポートしている FPGA ベンダは Xilinx 社、Altera 社、QuickLogic 社で、サポートプラットフォームは、WinNT/2000、Sun Solaris です。

<ツール構成および価格>

「AccelFPGA™」 (MATLAB/Simulink to FPGA 動作合成ツール)

単体 600 万円～

<AccelChip, Inc について>

本 社 : 米国 イリノイ州

設 立 : 2000 年 7 月

代表者 : Dan Ganousis (President & CEO)

事業概要: AccelChip 社は、2000 年に米国で設立された EDA ツール開発のベンチャー企業。The Mathworks 社のデジタル信号処理 向けシステム・レベル設計ツール「MATLAB™」および「Simulink™」の出力ファイルから、FPGA 向けの HDL を生成するツールを開発・販売している。同社の技術は、米国国防総省高等研究計画局 (DARPA) の支援の下の 1998 年から 2001 年にイリノイ州 ノースウェスタン大学で行われた研究「A MATLAB Compiler for Adaptive Computing Systems (MATCH)」の コンパイラ技術に関して独占的なライセンスを受けている。
AccelChip, Inc の詳細については、www.accelchip.com をご覧ください。

<丸文株式会社について>

本 社 : 東京都中央区日本橋大伝馬町 8-1

設 立 : 1947 年

代表者 : 代表取締役社長 堀越毅一

従業員 : 983 名 (2002 年 4 月現在)

資本金 : 62 億 1,450 万円

売上高 : 1,381 億円 (2002 年 3 月期連結)

事業概要: 集積回路を中心とした半導体、電子応用機器など、国内外の最先端エレクトロニクス製品を販売する専門商社。デバイスカンパニーでは、集積回路を中心とした半導体の販売やそれに伴う LSI デザインサービスを提供する。

東京証券取引市場第 1 部に上場。(コード番号: 7537)

丸文株式会社の詳細については、www.marubun.co.jp をご覧ください。

※ AccelFPGA は Accelchip 社の登録商標、また MATLAB, Simulink は The MathWorks 社の登録商標です。その他、社名、製品名はそれぞれ各社の商号、登録商標もしくは商標です。

この製品に関するお問い合わせ先

丸文株式会社 デバイスカンパニー LSI 技術本部 LSI 技術部

担 当 : 中村 (ナカムラ)

東京都中央区日本橋大伝馬町 8-1 〒103-8577

TEL: 03-3639-5301

FAX: 03-3639-2358

E-mail: norinaka@marubun.co.jp

このニュースリリースに関するお問い合わせ先

丸文株式会社 広報室

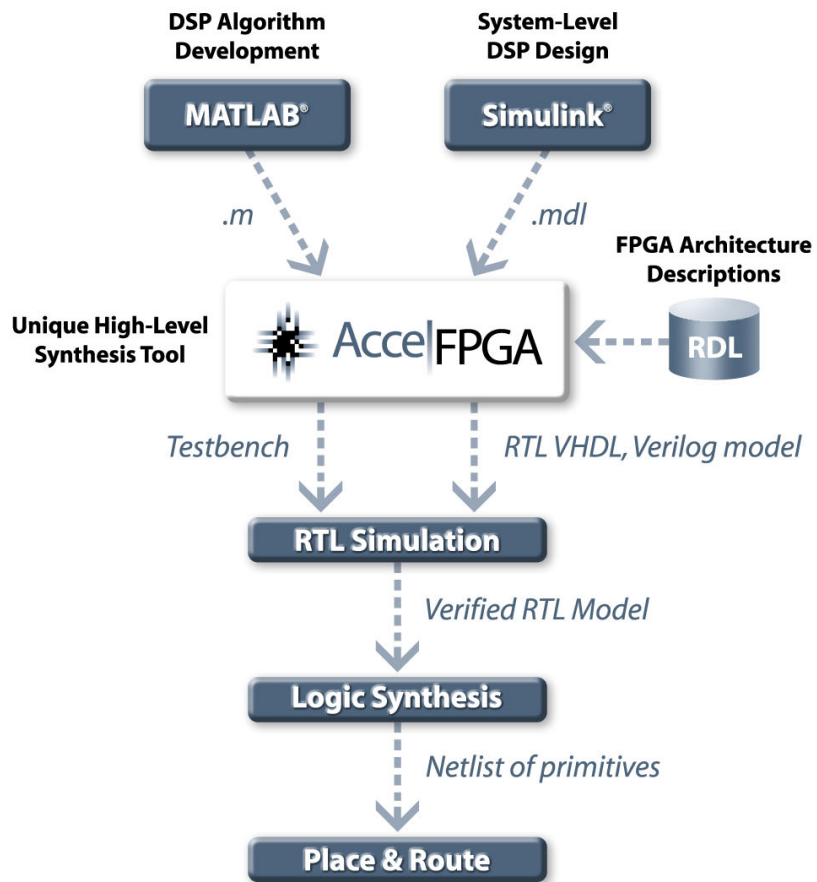
担 当 : 喜多 (キタ)

東京都中央区日本橋大伝馬町 8-1 〒103-8577

TEL: 03-3639-9803

FAX: 03-5644-7693

E-mail: kitakita@marubun.co.jp



AccelChip社製「AccelFPGA」を用いた
MATLAB/SimulinkからのFPGA実装フロー