

Products News

PCI バスインターフェイスを内蔵した USB2.0 デバイスコントローラ LSI

エレクトロニクス専門商社の丸文株式会社（代表取締役社長：堀越毅一、本社：東京都中央区、資本金：62 億 1,450 万円、東証第 1 部）は、PCI バスインターフェイスを内蔵した USB2.0 デバイスコントローラ LSI「MRUP01」を販売しますのでお知らせ致します。

USB2.0 デバイスコントローラ「MRUP01」の概要

USB2.0 デバイスコントローラ LSI「MRUP01」は、丸文株式会社、セイコーエプソン株式会社の開発した“USB2.0 ログ認証取得”デバイスコントローラ（品名：S1R72003）で使用されているコアをベースに、多くのお客様からの PCI インターフェイス要望に応えて、同社の技術協力を得て、いち早く製品化したものです。

主な特長

- USB デバイスコントローラと PCI インターフェイスの 1 チップソリューションにより、お客様の設計基板上で省スペース化、低消費電力化に貢献。
- すでに“USB2.0 ログ認証”を取得しているデバイスのコアをベースに開発を行い、USB 機器接続における信頼性の向上に貢献。

主な仕様

(1) PCI Rev 2.1 対応

- ・ PCI Slave/Master (PCI クロック 33MHz、IF レベル 3V)
- ・ Posted Write 及び Delayed Read Transaction 機能をサポート
- ・ PCI Burst Transaction 機能をサポート (Burst 転送用 Buffer 内蔵)

(2) USB2.0 対応

- ・ S1R72003(セイコーエプソン社 USB2.0 デバイスコントローラ)ベースコア内蔵
- ・ HS 及び FS の転送をサポート
- ・ コントロール、バルク、及びインタラプト転送をサポート
- ・ アイソクロナス転送サポート
- ・ 4 本の汎用 Endpoint 及び Endpoint0 をサポート
- ・ Endpoint 用 2.5kB プログラマブル FIFO 内蔵

(3)ブリッジ機能

- ・ USB 制御を PCI から制御し、各種仕様に対し USB 動作を柔軟に対応可能
- ・ USB データ転送において、PCI Master として動作し、Bulk OUT、Bulk IN データ転送を DMA にて高速転送

(4)割り込み機能

- ・ USB 制御、DMA 制御において多彩な割り込み発生/マスク機能

(5)形状、電源電圧

- ・ PKG 100pin QFP15(14 x 14 x 1.7 mm)
- ・ 3.3V

主な対応アプリケーション

- ・ OA 機器 (プリンタ、FAX、複合機)
- ・ PC 周辺ボード
- ・ AV 機器
- ・ 通信機器

発売予定および価格

サンプル出荷：2002 年 1 月中旬

サンプル価格：2,000 円 (1 個)

評価用ボード出荷：2002 年 1 月末

評価用ボード価格：48,000 円 (一式)

* ボードとしても量産供給が可能です。

丸文株式会社の概要

代表者：堀越 毅一

本社：東京都中央区日本橋大伝馬町 8-1

設立：1947 年

資本金：62 億 1450 万円

従業員：948 名 (2001 年 4 月 1 日現在)

売上高：1,740 億円 (2001 年 3 月期連結)

事業内容：国内の独立系半導体商社トップ。テキサス・インスツルメンツ社やモトローラ社、オンセミコンダクター社、セイコーエプソン社などの大手代理店。また、世界最大の半導体ディストリビュータである米国 Arrow Electronics, Inc. と事業提携し、1998 年に Marubun/Arrow ASIA、1999 年には Marubun/Arrow USA を設立。海外へ生産移管するお客様に対し、グローバルレベルでのサービスサポートの実現を目指している。
2001 年 3 月 1 日に、東京証券取引所市場第 1 部に上場。(コード番号：7537)

丸文株式会社の詳細については、<http://www.marubun.co.jp> をご覧ください。

この製品に関するお問い合わせ先

丸文株式会社 デバイス第 3 本部 主管第 1 部 主管課

TEL : 03-3639-9851

E-mail : epsonsyukan@marubun.co.jp

このニュースリリースに関するお問い合わせ先

丸文株式会社 広報室

担当 : 喜多 (kitakita@marubun.co.jp)

TEL : 03-3639-9803



PCIバスインターフェイス内蔵USB2.0デバイスコントローラLSI
「MRUP01」